

日 本 国 特 許 庁
JAPAN PATENT OFFICE

JC986 U.S. PTO
10/091343
03/06/02

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2001年11月29日

出 願 番 号

Application Number:

特願2001-365144

出 願 人

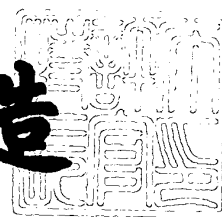
Applicant(s):

シャープ株式会社

2001年12月21日

特許庁長官
Commissioner,
Japan Patent Office

及川耕造



出証番号 出証特2001-3111200

【書類名】 特許願

【整理番号】 01J04128

【提出日】 平成13年11月29日

【あて先】 特許庁長官 及川 耕造 殿

【国際特許分類】 G02F 1/1345

【発明の名称】 液晶表示装置

【請求項の数】 14

【発明者】

【住所又は居所】 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

【氏名】 市岡 秀樹

【発明者】

【住所又は居所】 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

【氏名】 田中 恵一

【発明者】

【住所又は居所】 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

【氏名】 山本 智彦

【発明者】

【住所又は居所】 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

【氏名】 井上 尚人

【発明者】

【住所又は居所】 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株式会社内

【氏名】 藤原 晃史

【特許出願人】

【識別番号】 000005049

【氏名又は名称】 シャープ株式会社

【代理人】

【識別番号】 100080034

【弁理士】

【氏名又は名称】 原 謙三

【電話番号】 06-6351-4384

【先の出願に基づく優先権主張】

【出願番号】 特願2001- 65642

【出願日】 平成13年 3月 8日

【手数料の表示】

【予納台帳番号】 003229

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9003082

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 液晶表示装置

【特許請求の範囲】

【請求項 1】

スイッチング素子が配されているスイッチング素子側基板とこれに対向する対向基板との間に液晶層を有し、上記両基板のうちの一方の基板上には上記スイッチング素子を制御する第 1 信号配線が配され、他方の基板上には上記液晶層に電圧を印加する第 2 信号配線が上記第 1 信号配線と対向して配されており、上記液晶層を構成する液晶を封入するためのシール部が、上記両基板間における表示領域の外側領域に設けられている液晶表示装置において、

上記シール部は導電性粒子を有し、上記両基板間には、導電性粒子を介して上記第 1 信号配線または第 2 信号配線と、該第 1 信号配線または第 2 信号配線に対向する基板とを導通接続するための転移部が配されていることを特徴とする液晶表示装置。

【請求項 2】

上記両基板のうちの一方の基板上には、上記第 1 信号配線の入力端子および上記第 2 信号配線の入力端子が設けられていることを特徴とする請求項 1 に記載の液晶表示装置。

【請求項 3】

上記転移部は、

上記両基板のうちいずれか一方の基板であって、上記第 1 信号配線の入力端子および上記第 2 信号配線の入力端子が設けられている第 1 基板上に設けられ、該第 1 基板上に配されている上記第 1 信号配線または上記第 2 信号配線と接続されている第 1 コンタクトパッドと、

上記両基板のうち他方の基板である第 2 基板上に設けられ、該第 2 基板上に配されている上記第 1 信号配線または上記第 2 信号配線と接続されている第 2 コンタクトパッドと、

上記第 1 コンタクトパッドおよび第 2 コンタクトパッドに接続される上記導電性粒子とからなることを特徴とする請求項 1 または 2 に記載の液晶表示装置。

【請求項 4】

上記第 1 コンタクトパッドと上記第 2 コンタクトパッドとは、抵抗がほぼ同じであることを特徴とする請求項 3 に記載の液晶表示装置。

【請求項 5】

上記第 1 信号配線と該第 1 信号配線に信号を供給する第 1 信号発生回路との間、または、上記第 2 信号配線と該第 2 信号配線に信号を供給する第 2 信号発生回路との間に、上記転移部が配されていることを特徴とする請求項 3 または 4 に記載の液晶表示装置。

【請求項 6】

上記導電性粒子の平均分散量を D 個/ mm^2 とし、上記両基板と平行方向における上記転移部の面積を $S \text{ mm}^2$ とすると、

$$1000 \geq D > 5/S$$

を満足することを特徴とする請求項 1 ないし 5 のいずれか 1 項に記載の液晶表示装置。

【請求項 7】

上記導電性粒子の平均分散量を D 個/ mm^2 とし、上記両基板と平行方向における上記転移部の面積を $S \text{ mm}^2$ とすると、

$$600 \geq D > 5/S$$

を満足することを特徴とする請求項 1 ないし 6 のいずれか 1 項に記載の液晶表示装置。

【請求項 8】

上記導電性粒子の平均分散量を D 個/ mm^2 とし、上記両基板と平行方向における上記転移部の面積を $S \text{ mm}^2$ とすると、

$$400 \geq D > 5/S$$

を満足することを特徴とする請求項 1 ないし 7 のいずれか 1 項に記載の液晶表示装置。

【請求項 9】

上記第 1 基板は、スイッチング素子が配されている上記スイッチング素子側基板であることを特徴とする請求項 3 に記載の液晶表示装置。

【請求項 1 0】

上記第 1 信号配線の入力端子および第 2 信号配線の入力端子は、上記第 2 基板上に配されている上記第 1 信号配線または第 2 信号配線よりも抵抗が小さい導電性材料からなることを特徴とする請求項 3 ないし 9 のいずれか 1 項に記載の液晶表示装置。

【請求項 1 1】

上記両基板のうち少なくとも一方の基板上には、開口部を有する絶縁膜が設けられ、該開口部内には、上記第 1 コンタクトパッドまたは上記第 2 コンタクトパッドが配されていることを特徴とする請求項 3 ないし 1 0 のいずれか 1 項に記載の液晶表示装置。

【請求項 1 2】

上記導電性粒子は弾性を有することを特徴とする請求項 1 ないし 1 1 のいずれか 1 項に記載の液晶表示装置。

【請求項 1 3】

上記導電性粒子の形状は球であり、その径は、上記シール部におけるセル厚より大きいことを特徴とする請求項 1 2 に記載の液晶表示装置。

【請求項 1 4】

上記導電性粒子は、上記液晶層と上記シール部との界面から $50\mu\text{m}$ 以上離れた領域にのみ配されていることを特徴とする請求項 1 ないし 1 3 のいずれか 1 項に記載の液晶表示装置。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、MIM(metal insulator metal) や TFT(thin film transistor) 等のスイッチング素子を用いたアクティブマトリクス型の液晶表示装置に関するものである。

【0 0 0 2】

【従来の技術】

近年、携帯電話用ディスプレイとして、携帯性に優れ、消費電力の小さい液晶

ディスプレイがよく用いられている。このような液晶ディスプレイとしては、特に、パッシブ駆動であり、構造が単純で安価であるSTN-LCD(super twisted nematic-liquid crystal display)が広く用いられている。

【0003】

STN-LCDは、図17に示すように、図示しない液晶層を介して、ガラス等からなるガラス基板101と対向基板102とが対向するように配されている。また、ガラス基板101と対向基板102との間における表示領域の外側領域には、シール材からなり、液晶層を構成する液晶を封入するためのシール部が配されている。

【0004】

ガラス基板101は、液晶層に電圧を印加するための画素電極を兼ねた複数のコモン線103…を備えている。コモン線103は、COM電極により、基準信号ドライバとガラス基板101上において接続されている。対向基板102は、画素電極を兼ねたセグメント線104…を備えている。セグメント線104は、SEG電極により、階調信号ドライバと対向基板102上において接続されている。また、コモン線103とセグメント線104とは互いに直交しており、共にITO等の透明導電性膜により形成されている。

【0005】

また、カラーSTN-LCDでは、上記コモン線103は、カラーフィルターおよびカラーフィルターを保護するオーバーコート上に形成される。このオーバーコートは傷が付きやすく、また、コモン線103とセグメント線104とが別の基板上に形成されているため、オーバーコート上に形成されコモン線103となる透明導電性膜は、製造工程上でオーバーコートについたかすかな傷によって断線する虞れがある。さらに、オーバーコートとITO等の透明導電性膜との密着性は、例えば、ガラスと透明導電性膜との密着性と比較すると極端に悪く、基準信号ドライバや階調信号ドライバ等の実装工程においてリワークはほとんどできない。

【0006】

一方、携帯電話用ディスプレイとして用いられる中小型パネルでは、一般に、

コモン線103の入力端子は対向基板102上に形成されている。その入力端子とコモン線103とは、シール部内に分散して配されている導電性粒子を介した転移技術により電氣的に接続されている。以下、この接続部分を転移部と称する。これにより、コモン線103とセグメント線104とが同一基板（対向基板102）上に存在することとなる。

【0007】

このように、シール部内に配されている導電性粒子を介して、コモン線103が、対向基板102上に形成されたITO等からなる透明導電膜に電氣的に転移していることにより、コモン線103の断線を防止することができ、また、基準信号ドライバや階調信号ドライバ等の実装工程におけるリワークができる。さらに、コモン線103の入力端子が対向基板102上に形成されていることにより、コモン線103とセグメント線104とが同一基板（対向基板102）上に存在することとなる。これにより、セグメント・コモン一体形成のドライバを用いることができ、ドライバの実装形態をよりコンパクトにすることができる。

【0008】

しかしながら、上記STN-LCDでは、隣接転移部間の接続抵抗のばらつきが、表示むらとなって視認される。このため、導電性粒子の分散量の平均値（平均分散量）を D 、分散を σ としたとき、導電性粒子の分散密度が $D-5\sigma$ 程度に少ない場合でも、転移部の面積をできるだけ大きくとり、かつ、転移部における導電性粒子の個数を増やすことにより、接続抵抗のばらつきが表示むらとして視認されないようにしなければならない。

【0009】

ここで、以下に導電性粒子の分散量のばらつきについて説明する。

【0010】

導電性粒子を分散すると、図18に示すように、その分散量は、平均分散量 D を中心とした正規分布で近似できる分布となる。導電性粒子の分散量が平均分散量 D より多い場合は、転移部における接続を安定して確保することができるが、導電性粒子の分散量が平均分散量 D より少ない場合は、導電性粒子の分散量のばらつきにより転移部の接続、即ち、転移部の抵抗にばらつきが生じる。分散され

た導電性粒子の分散量の平均分散量 D からの乖離と存在確率を表1に示す。

【0011】

【表1】

($D - \sigma$) 未満の存在確率	16%
($D - 2\sigma$) 未満の存在確率	2.3%
($D - 3\sigma$) 未満の存在確率	0.15%
($D - 4\sigma$) 未満の存在確率	$6.3 \times 10^{-3}\%$
($D - 5\sigma$) 未満の存在確率	$5.73 \times 10^{-5}\%$

【0012】

転移部の抵抗のばらつきによる表示むらが視認されない最低粒子密度を D_0 とする。 $D_0 = D - 3\sigma$ の場合、表1によると、0.15%の割合でコンタクト不良が生じることがわかる。即ち、転移部が1パネルあたり160箇所あるとすると、4.2パネルに1パネルはコンタクト不良が生じることとなる。同様に、 $D_0 = D - 5\sigma$ の場合は、表1によると、 $5.73 \times 10^{-5}\%$ の割合でコンタクト不良が生じることがわかる。このとき、転移部が1パネルあたり160箇所あるとすると、10908パネルに1パネルはコンタクト不良が生じる。分散 σ はシール材を撈拌する際に自動撈拌装置を用いることにより、ある程度制御することができるが、平均分散量 D が決まれば自動的に分散 σ が決定することにより、導電性粒子の分散においては、平均分散量 D の決定が重要となる。

【0013】

STN-LCDは、高精細化(256→4096色)、他階調表示化(650

00色)に伴って、隣接転移部間の接続抵抗のばらつきの許容範囲は小さくなる。また、高精細化と狭額縁化(非表示領域面積の縮小化)に伴う狭シール部線幅化に伴って、転移部面積はどんどん小さくなる。従って、次世代携帯電話に求められる高精細化、他階調表示化、狭額縁化に対してSTN-LCDにおける、シール部内に分散された導電性粒子を介しての電氣的転移という技術の適用は非常に困難となる。

【0014】

一方、上記STN-LCDと同様に構造が単純な液晶表示装置(LCD)としては、MIMや対向ソース構造のTFT等のスイッチング素子を用いたアクティブ駆動の液晶表示装置が提案されている。これらの液晶表示装置は、上記STN-LCDと比較すると、次世代携帯電話に求められる高精細化、他階調表示化、狭額縁化により適している。

【0015】

図19に、従来のアクティブマトリクス型液晶表示装置における一構成例の等価回路図を示す。該液晶表示装置では、アクティブマトリクス基板となる透明基板上に、画素電極111がマトリクス状に形成されている。また、該透明基板上には、各画素電極111毎にスイッチング素子であるTFT112が設けられている。各TFT112において、そのドレイン電極に画素電極111が接続され、ゲート電極は、表示画面における水平方向(行方向)に並ぶTFT112間で同じ走査線113に接続され、垂直方向(列方向)に並ぶTFT112間で同じデータ線114に接続されている。即ち、各行毎に設けられた走査線113と、各列毎に設けられたデータ線114とは、画素電極111の周囲において互いに直交するように配置されている。

【0016】

該構成においては、走査線113を介してゲート信号が入力されることにより、走査線113に接続された各TFT112のON/OFFが制御され、TFT112のON時、データ線114を介してデータ信号(表示信号)が画素電極111へと入力される。

【0017】

また、各 T F T 1 1 2 のドレイン電極には、画素電極 1 1 1 と共に蓄積容量 1 1 5 を構成する一方側の電極が個々に接続されている。各蓄積容量 1 1 5 の絶縁層を介して対向する側の電極は、基準信号線 1 1 6 に接続されており、蓄積容量 1 1 5 は液晶層に印加される電圧を保持する役割を有している。

【 0 0 1 8 】

このようなアクティブマトリクス型液晶表示装置では、アクティブマトリクス基板とアクティブマトリクス基板と対向するように配されている対向基板との間に、液晶層が挟持される。

【 0 0 1 9 】

ところが、図 1 9 に示す構造のアクティブマトリクス型液晶表示装置では、同一基板上に走査線 1 1 3 とデータ線 1 1 4 とが交差して配設されているため、その交差部において断線による接続不良が生じ易く、その結果、歩留まりが低下し、コスト高となるといった問題点がある。

【 0 0 2 0 】

そこで、このような問題を解決するものとして、データ線を対向基板側に配設した構造（以下、対向マトリクス構造と称する）が従来より提案されている。図 2 0、図 2 1 に、対向マトリクス構造のアクティブマトリクス型液晶表示装置の一構成例を示す。

【 0 0 2 1 】

該液晶表示装置では、ガラス基板 1 2 0 上に、画素電極 1 2 4 がマトリクス状に設けられると共に、各画素電極 1 2 4 毎に T F T 1 2 1 が形成されている。各 T F T 1 2 1 のドレイン電極（或いはソース電極）は画素電極 1 2 4 に接続され、ゲート電極は表示画面の水平方向（行方向）に並ぶ T F T 1 2 1 間で同じ走査線 1 2 2 に接続されている。ここまでは図 1 9 の液晶表示装置と同様である。

【 0 0 2 2 】

これに対し、各 T F T 1 2 1 におけるソース電極（或いはドレイン電極）は、図 1 9 の液晶表示装置のようにデータ信号が供給されるデータ線 1 1 4 に接続されているのではなく、表示画面の水平方向（行方向）に並ぶ T F T 1 2 1 間で同じ基準信号線 1 2 3 に接続されている。そして、ガラス基板 1 2 0 と液晶層を介

して対向配置される対向基板 1 2 5 上に、階調信号線 1 2 6 がガラス基板 1 2 0 側の走査線 1 2 2 と直交するように配設されている。なお、この構造では、各階調信号線 1 2 6 が各画素電極 1 2 4 と対向する部分で対向電極を兼ねている。

【 0 0 2 3 】

上記のような対向マトリクス構造のアクティブマトリクス型液晶表示装置では、走査線 1 2 2 と階調信号線 1 2 6 との交差部が同一基板上に存在しないため、上述したような断線による接続不良による歩留まりや信頼性の低下の問題を解消できる。

【 0 0 2 4 】

【発明が解決しようとする課題】

しかしながら、図 2 0、図 2 1 に示した構成によれば、走査線 1 2 2 と階調信号線 1 2 6 とが別の基板上に形成されているため、STN-LCD と同様、カラーフィルター 1 3 2 を保護するオーバーコート 1 3 1 上（図 2 1 (d) 参照）に形成されるITO等の透明導電性膜である階調信号線 1 2 6 は、製造工程上でオーバーコート 1 3 1 についたかすかな傷によっても断線する虞れがある。また、オーバーコート 1 3 1 と階調信号線 1 2 6 との密着性は、例えば、ガラス基板 1 2 0 と透明導電性膜からなる階調信号線 1 2 6 との密着性と比較すると極端に悪く、液晶表示素子の実装工程においてリワークはほとんどできない。

【 0 0 2 5 】

そこで、オーバーコート 1 3 1 に感光性を持たせて実装部分のオーバーコート 1 3 1 を選択的に取り去ることにより、実装部分のITO等の透明導電性膜（階調信号線 1 2 6）をガラス（ガラス基板 1 2 0）上に形成する。これにより、上記問題点は解決するが、オーバーコート 1 3 1 に感光性を持たせることにより、オーバーコート 1 3 1 の透過率が低下し、液晶パネルの透過率あるいは反射率が低下する。また、オーバーコート 1 3 1 を選択的に除去する工程が増える。さらに、オーバーコート 1 3 1 が形成されている部分と形成されていない部分とでは段差があり、この段差によりITO等の透明導電性膜が断線する虞れがある。

【 0 0 2 6 】

図 2 1 (b) に示すように、対向基板 1 2 5 上の階調信号線 1 2 6 は、対向電

極 1 2 8 および入力端子 1 2 7 が接続されている。また、ガラス基板 1 2 0 上には、図 2 0 に示した構成の他に、図 2 1 (d) に示すように、ゲート絶縁膜 1 3 5、図 2 1 (a) に示すように、基準信号線 1 2 3 に接続された入力端子 1 3 0 および走査線 1 2 2 に接続された入力端子 1 2 9 が形成されている。また、液晶を封入するシール部 1 3 4 は、スペーサ 1 3 6 を有する。スペーサ 1 3 6 の径により、セル厚を保持している。

【 0 0 2 7 】

また、走査線 1 2 2 と階調信号線 1 2 6 とが別の基板上に形成されていることにより、入力端子 1 2 7 と入力端子 1 2 9 とは別の基板上に形成されている。従って、図 2 1 (c) に示すように、TAB 1 3 3 を実装すると液晶表示素子は大きくなり、また、COG 等のコンパクトな実装形態は不可能である。

【 0 0 2 8 】

本発明は、上記従来の問題点に鑑みてなされたものであり、その目的は、断線による接続不良を招来することなく、狭額縁化および実装形態のコンパクト化を図ることができる液晶表示装置を提供することにある。

【 0 0 2 9 】

【課題を解決するための手段】

本発明の液晶表示装置は、上記の課題を解決するために、スイッチング素子が配されているスイッチング素子側基板とこれに対向する対向基板との間に液晶層を有し、上記両基板のうちの一方の基板上には上記スイッチング素子を制御する第 1 信号配線が配され、他方の基板上には上記液晶層に電圧を印加する第 2 信号配線が上記第 1 信号配線と対向して配されており、上記液晶層を構成する液晶を封入するためのシール部が、上記両基板間における表示領域の外側領域に設けられている液晶表示装置において、上記シール部は導電性粒子を有し、上記両基板間には、導電性粒子を介して上記第 1 信号配線または第 2 信号配線と、該第 1 信号配線または第 2 信号配線に対向する基板とを導通接続するための転移部が配されていることを特徴としている。

【 0 0 3 0 】

上記の構成によれば、アクティブ駆動の液晶表示装置において、転移部により

、導電性粒子を介して第1信号配線または第2信号配線と、該第1信号配線または第2信号配線に対向する基板とが導通接続する。即ち、第1信号配線と該第1信号配線に対向する基板とが導通接続、または、第2信号配線と該第2信号配線に対向する基板とが導通接続する。一般に、アクティブ駆動はパッシブ駆動と比較すると、隣り合う転移部の接続抵抗のばらつきに対する許容範囲が広い。従って、必要な導電性粒子の数が少なくてすむため、より安価な液晶表示装置を提供することができる。

【0031】

上記の液晶表示装置は、上記両基板（スイッチング素子側基板と対向基板）のうちの一方の基板上に、第1信号配線の入力端子および第2信号配線の入力端子が設けられていることが好ましい。

【0032】

上記の構成によれば、例えば、第1信号配線の入力端子に接続する駆動用ICと、第2信号配線の入力端子に接続する駆動用ICとを同一基板上に実装することができる。従って、例えばTABの液晶パネルへの実装工程において液晶表示素子の反転作業を必要としない。これにより、実装作業の効率が上がり、製造コストの削減を図ることができる。また、駆動用ICをワンチップ化することができる。これにより、実装形態のコンパクト化を図ることができ、駆動用ICにかかる部材コストの削減および製造コストの削減を図ることができる。

【0033】

上記の液晶表示装置は、転移部が、上記両基板のうちいずれか一方の基板であって、第1信号配線の入力端子および第2信号配線の入力端子が設けられている第1基板上に設けられ、該第1基板上に配されている第1信号配線または第2信号配線と接続されている第1コンタクトパッドと、上記両基板のうち他方の基板である第2基板上に設けられ、該第2基板上に配されている第1信号配線または第2信号配線と接続されている第2コンタクトパッドと、第1コンタクトパッドおよび第2コンタクトパッドに接続される導電性粒子とからなることが好ましい。

【0034】

上記の構成によれば、導電性粒子、第1コンタクトパッドおよび第2コンタクトパッドにより、第1信号配線と該第1信号配線に対向する基板、または、第2信号配線と該第2信号配線に対向する基板とを導通接続することができる。これにより、同一基板上に、第1信号配線の入力端子および第2信号配線の入力端子を配することができ、例えばTABの液晶パネルへの実装工程において液晶表示素子の反転作業を必要としない。これにより、実装作業の効率が上がり、製造コストの削減を図ることができる。

【0035】

上記の液晶表示装置は、第1コンタクトパッドと第2コンタクトパッドとは、抵抗がほぼ同じであることが好ましい。

【0036】

上記の構成によれば、シール部内に分散されている導電性粒子の位置のばらつきによる第1コンタクトパッドと上記第2コンタクトパッドとの接続抵抗のばらつきを抑制することができる。従って、表示むらの発生を抑制することができ、表示品位の良好な液晶表示装置を提供することができる。

【0037】

上記の液晶表示装置は、第1信号配線と該第1信号配線に信号を供給する第1信号発生回路との間、または、第2信号配線と該第2信号配線に信号を供給する第2信号発生回路との間に、転移部が配されていることが好ましい。

【0038】

上記の構成によれば、第1信号配線や第2信号配線の引き回し配線部を小さくすることができ、液晶表示装置における額縁面積（非表示領域）を狭くすることができる。これにより、液晶表示装置の狭額縁化を図ることができる。

【0039】

上記の液晶表示装置は、導電性粒子の平均分散量を D 個/ mm^2 とし、上記両基板と平行方向における転移部の面積を $S \text{ mm}^2$ とすると、 $1000 \geq D > 5/S$ を満足することが好ましい。また、上記導電性粒子の平均分散量は、 $600 \geq D > 5/S$ を満足することがより好ましく、また、 $400 \geq D > 5/S$ を満足することがさらに好ましい。

【 0 0 4 0 】

上記の構成によれば、シール部の密着力不足、セル厚の均一性の低下および導電性粒子の凝集による配線間リーク発生率の増加を防止することができ、高温高湿条件下でも液晶表示装置の信頼性の低下を防止することができる。従って、高歩留りで高精細、狭ピッチの液晶パネルを形成することができる。これにより、信頼性の高い液晶表示装置を提供することができる。

【 0 0 4 1 】

上記の液晶表示装置は、第 1 基板が、スイッチング素子が配されているスイッチング素子側基板であることが好ましい。

【 0 0 4 2 】

上記の構成によれば、スイッチング素子側基板に、第 1 信号配線の入力端子および第 2 信号配線の入力端子が設けられている。これにより、製造工程の増加を伴うことなく、例えば、スイッチング素子側基板の材料であるガラスやスイッチング素子側基板上に形成された無機膜上に、第 1 信号配線の入力端子および第 2 信号配線の入力端子を形成することができる。従って、第 1 信号配線の入力端子および第 2 信号配線の入力端子の密着性が良好であり、強度の向上を図ることができる。

【 0 0 4 3 】

また、スイッチング素子を形成するスイッチング素子側基板は、低抵抗な金属配線を必ず有する。一方、対向基板には、例えば画素電極を兼ねた I T O 等からなる単層の透明導電膜のみにて配線を形成する。一般に、I T O 等の透明導電膜は、透過率を重視するため、T a や A l 等からなる金属配線と比較すると、抵抗が高く、配線の引き回しを行う際にも配線ピッチを広くとらざるをえない。

【 0 0 4 4 】

しかしながら、スイッチング素子側基板に、第 1 信号配線の入力端子および第 2 信号配線の入力端子が設けられていることにより、低抵抗な配線での引き回しが可能となる。これにより、狭額縁化、実装形態のコンパクト化を図ることができる。

【 0 0 4 5 】

上記の液晶表示装置は、第 1 信号配線の入力端子および第 2 信号配線の入力端子は、第 2 基板上に配されている第 1 信号配線または第 2 信号配線よりも抵抗が小さい導電性材料からなることが好ましい。

【 0 0 4 6 】

上記の構成によれば、第 1 信号配線の入力端子および第 2 信号配線の入力端子の線幅、即ち、配線ピッチを狭くすることができ、狭ピッチの C O G 構造とすることができる。また、液晶表示素子の額縁面積（非表示領域）を狭くすることができ、狭額縁化、実装形態のコンパクト化および実装領域の縮小化を図ることができる。

【 0 0 4 7 】

上記の液晶表示装置は、上記両基板のうち少なくとも一方の基板上には、開口部を有する絶縁膜が設けられ、該開口部内には、第 1 コンタクトパッドまたは第 2 コンタクトパッドが配されていることが好ましい。

【 0 0 4 8 】

絶縁膜が形成されていない場合、導電性粒子を用いて電氣的に接続する必要のない領域においては、配線間リークを避けるべく、導電性粒子の径より大きな配線間ギャップ、即ち、隣り合う転移部間の距離を確保する必要がある。

【 0 0 4 9 】

しかしながら、上記の構成によれば、開口部内に配された導電性粒子のみによって、第 1 コンタクトパッドと第 2 コンタクトパッドとを接続することができる。このように、導電性粒子を用いて電氣的に接続する必要のない領域に絶縁膜を形成することにより、配線間ギャップを導電性粒子の径以下とすることができる。これにより、入力端子における引き回し配線部に要する領域の面積を小さくすることができる。従って、導電性粒子を介した配線間リークを発生させることなく、液晶表示装置の狭額縁化を図ることができる。また、分散された導電性粒子が凝集しても、隣り合う転移部間における配線間リークの発生を抑制することができる。

【 0 0 5 0 】

上記の液晶表示装置は、導電性粒子が弾性を有することが好ましい。

【 0 0 5 1 】

上記の構成によれば、対向する 2 枚の基板を圧着・固定する際、弾性を有する導電性粒子は、両基板の間である程度変形した状態となる。これにより、第 1 コンタクトパッドと第 2 コンタクトパッドとの接続面積を十分に確保することができ、良好な電氣的導通を図ることができる。従って、第 1 コンタクトパッドと第 2 コンタクトパッドとの接続抵抗を低くすることができ、第 2 信号配線への信号のなまりを抑制することができる。

【 0 0 5 2 】

上記の液晶表示装置は、導電性粒子の形状が球であり、その径は、上記シール部におけるセル厚より大きいことが好ましい。

【 0 0 5 3 】

上記の構成によれば、導電性粒子は、少し変形した状態で第 1 コンタクトパッドと第 2 コンタクトパッドとの電氣的接続を可能にする。従って、対向する 2 枚の基板間のセル厚にばらつきや変化があつたとしても、導電性粒子が変形することにより、電氣的接続を保持することができる。これにより、安定した電氣的接続が可能となり、セル厚のばらつきや変化に対してより安定した状態を可能にすることができる。

【 0 0 5 4 】

上記の液晶表示装置は、導電性粒子が、液晶層とシール部との界面から 5 0 μ m 以上離れた領域にのみ配されていることが好ましい。

【 0 0 5 5 】

一般に、STN-LCD と比較すると、アクティブマトリクス型の液晶表示装置に用いられる電圧保持型の液晶表示素子は、液晶の電圧保持能力の経時劣化が及ぼす画質劣化が大きい。このような液晶の電圧保持能力の経時劣化は、シール部を構成するシール材からの不純物の溶出やイオンの電離等が原因である。

【 0 0 5 6 】

しかしながら、上記の構成によれば、導電性粒子からの溶出成分、あるいは、イオンの電離の影響による、液晶の電圧保持率低下およびシール部近傍での表示むらを防止することができる。これにより、液晶表示装置の画質の経時劣化を防

止することができ、安定した信頼性を有する液晶表示装置を提供することができる。

【0057】

【発明の実施の形態】

〔実施の形態1〕

本発明の実施の一形態について図1ないし図12、図17に基づいて説明すれば、以下の通りである。

【0058】

液晶表示装置は、図1(e)に示すように、ガラスからなるガラス基板1（スイッチング素子側基板、第1基板）と対向基板2（第2基板）とが、シール部3を介して対向され、両基板1・2の間には液晶が封入され、媒体層である液晶層4が形成されている。

【0059】

また、アクティブマトリクス基板であるガラス基板1上には、走査線5（第1信号配線）とドレイン電極6と基準電極7と窒化シリコン膜8とを備えた薄膜トランジスタ（以下、TFT：Thin Film Transistorと称する）11、画素電極9、基準信号線10および下層コンタクトパッド12（第1コンタクトパッド）が配されている。

【0060】

画素電極9はマトリクス状に配されており、各画素電極9毎に、3端子のスイッチング素子であるTFT11が配設されている。TFT11も画素電極9に対応してマトリクス状に配置されている。

【0061】

各TFT11において、ゲート電極は表示画面の水平方向（行方向）に並ぶTFT11間で同じ走査線5に接続されている。また、そのドレイン電極6に画素電極9が接続され、ソース電極である基準電極7に、表示画面の水平方向（行方向）に並ぶTFT11間で同じ基準信号線10に接続されている。

【0062】

また、ゲート電極上には、図示しない真性半導体層と活性半導体層とが形成さ

れている。真性半導体層は T F T 1 1 のチャネル部であり、その上に形成されているドレイン電極 6 と基準電極 7 とを結ぶ電流の通路である。活性半導体層はドレイン電極 6 と基準電極 7 とのコンタクトを図る。

【 0 0 6 3 】

走査線 5 を覆うようにガラス基板 1 の略全面に形成されている窒化シリコン膜 8 は、ゲート絶縁膜である。窒化シリコン膜 8 は開口部 8 a を有する。開口部 8 a 内には基準信号線 1 0 の一部が露出しており、これにより、基準信号線 1 0 と基準電極 7 とは接続される。

【 0 0 6 4 】

基準電極 7、ドレイン電極 6 および画素電極 9 は、I T O (Indium Tin Oxide) 等の透明導電膜により形成されている。

【 0 0 6 5 】

走査線 5 と基準信号線 1 0 とは平行に配されており、図 1 (c) に示すように、走査線 5 の入力端子 5 a と基準信号線 1 0 の入力端子 1 0 a とは駆動用 I C 2 (第 1 信号発生回路) に接続されている。

【 0 0 6 6 】

また、図 1 (a) に示すように、表示領域 2 9 の外側領域には、走査線 5 と平行方向に下層コンタクトパッド 1 2 が配されている。下層コンタクトパッド 1 2 は、後述する上層コンタクトパッド 1 6 と共に転移部 2 4 を構成し、駆動用 I C 2 3 (第 2 信号発生回路) と接続する後述の階調信号線 1 5 の入力端子 1 5 a に接続されている (図 1 (c) 参照)。ここで、階調信号線 1 5 の入力端子 1 5 a は階調信号線 1 5 の引き回し配線も兼ねている。

【 0 0 6 7 】

走査線 5、入力端子 5 a、基準信号線 1 0、入力端子 1 0 a、下層コンタクトパッド 1 2 および入力端子 1 5 a は T a からなり、同一の工程で形成される。

【 0 0 6 8 】

なお、走査線 5、入力端子 5 a、基準信号線 1 0、入力端子 1 0 a、下層コンタクトパッド 1 2 および入力端子 1 5 a の材料は、金属であればよく、A l、C r、T i、M o、C u 等であってもかまわない。

【 0 0 6 9 】

一方、図 1 (e) に示すように、対向基板 2 上には、赤、青、緑の各色のカラーフィルターおよびブラックマトリクスを有するカラーフィルター層 1 8 が配されており、このカラーフィルター層 1 8 を覆うようにオーバーコート膜 1 9 が配されている。オーバーコート膜 1 9 上には、階調信号線 1 5 (第 2 信号配線)、上層コンタクトパッド 1 6 (第 2 コンタクトパッド) および対向電極 1 7 が配されている。

【 0 0 7 0 】

階調信号線 1 5 はデータ信号が供給されるデータ線であり、ガラス基板 1 上の走査線 5 と直交するように配設されている。該構造では、図 1 (b) に示すように、各階調信号線 1 5 が、各画素電極 9 と対向する部分で対向電極 1 7 を、下層コンタクトパッド 1 2 と対向する部分で上層コンタクトパッド 1 6 を兼ねている。

【 0 0 7 1 】

階調信号線 1 5 は、ITO 等の透明導電膜により形成されている。即ち、対向電極 1 7 は ITO 等からなる透明電極である。対向電極 1 7 は、画素電極 9 と液晶層 4 を挟んで対向して配されており、画素電極 9 と共に液晶を駆動する。また、上層コンタクトパッド 1 6 も ITO 等の透明導電膜により形成されている。

【 0 0 7 2 】

また、図 1 (a) に示すように、液晶層 4 を構成する液晶を封入するためのシール部 3 が、ガラス基板 1 と対向基板 2 との間における表示領域 2 9 の外側領域に設けられている。シール部 3 は、紫外線硬化樹脂であるシール材からなり、図 1 (d) に示すように、スペーサ 2 1 および導電性粒子 2 0 を有する。例えば、このシール材は、熱硬化型のエポキシ樹脂とするのが好ましい。

【 0 0 7 3 】

転移部 2 4 は、シール部 3 の導電性粒子 2 0、下層コンタクトパッド 1 2 および上層コンタクトパッド 1 6 により構成されている。

【 0 0 7 4 】

以下、転移部 2 4 について詳細に説明する。

【 0 0 7 5 】

シール部 3 におけるスペーサ 2 1 は、その径によりセル厚を制御するためのものである。スペーサ 2 1 は、ガラス等からなり弾性を有さない。例えば、シール材におけるスペーサ 2 1 には、直径 $6 \mu\text{m}$ のガラスファイバーを用い、その割合は、1 wt % とするのが好ましい。セル厚は、シール部 3 内で最も総膜厚の厚い領域上に存在するスペーサ 2 1 の径によって決定される。

【 0 0 7 6 】

また、導電性粒子 2 0 は、スペーサ 2 1 の径よりも大きい径を有し、弾性を有する樹脂等からなる球状の粒子の表面を、Ni や Au 等の導電性材料により被覆して形成されている。例えば、シール材は、樹脂の表面に $0.1 \mu\text{m}$ 程度の金メッキを施した粒子であり弾性を有する導電性粒子 2 0 を 1 wt % 均一に混ぜ、かつ、脱泡したものが好ましい。

【 0 0 7 7 】

導電性粒子 2 0 を介して上層コンタクトパッド 1 6 と下層コンタクトパッド 1 2 とは電氣的に接続される。即ち、転移部 2 4 を介して、階調信号線 1 5 はガラス基板 1 上に転移する。

【 0 0 7 8 】

以下、ガラス基板 1 と対向基板 2 とを貼り合わせる際におけるシール材中の導電性粒子 2 0 の挙動を図 6 に基づいて説明する。

【 0 0 7 9 】

シール部 3 となるシール材中には、スペーサ 2 1 と導電性粒子 2 0 とを熱硬化性を有するシール材中に混入し、均一な分散となるよう攪拌する。その後、例えばガラス基板 1 上にシール材を、例えば印刷法により塗布する（図 6 (a)）。このとき導電性粒子 2 0 は、シール材中に積み重なるように分散されている。

【 0 0 8 0 】

次に、ガラス基板 1 と対向基板 2 とを貼り合わせた後、導電性粒子 2 0 が変形する程度のプレス圧にて圧力を加える（図 6 (b)）。このとき、導電性粒子 2 0 の球径とセル厚とが同一となることろまでシール材が広がりながら、導電性粒子 2 0 は同一平面上にランダムに分散される。

【 0 0 8 1 】

さらに、圧力を加えると導電性粒子 2 0 は変形しはじめる（図 6（c））。そして、導電性粒子 2 0 が、スペーサ 2 1 が保持するセル厚、即ちスペーサ 2 1 の径と同等の厚さになるまで変形することにより、導電性粒子 2 0 の位置は固定される。

【 0 0 8 2 】

ここで、シール部 3 も導電性粒子 2 0 が変形していく過程において広がっているとき、導電性粒子 2 0 が、スペーサ 2 1 が保持するセル厚と同等の厚さになった時点でシール部 3 の広がり止まる。その状態にて加熱することにより、ガラス基板 1 と対向基板 2 とは圧着・固定される。なお、図 6（d）は、シール部 3 をガラス基板 1 側から見た平面図である。また、導電性粒子 2 0 の大きさとしては、上層コンタクトパッド 1 6 と下層コンタクトパッド 1 2 とを電氣的に接続する部分で僅かに変形する大きさ、即ち、上層コンタクトパッド 1 6 と下層コンタクトパッド 1 2 との間のセル厚より大きい球径が必要である。

【 0 0 8 3 】

これにより、シール部 3 の端部には、導電性粒子 2 0 の存在しない領域 W 1（図 6（d）参照）を形成することができる。なお、その領域 W 1 はシール材の塗布量、導電性粒子 2 0 の径およびスペーサ 2 1 の径により変化する。ここで、導電性粒子 2 0 の径とスペーサ 2 1 の径とが同一の場合、導電性粒子 2 0 が変形せず、シール部 3 が広がらないため、領域 W 1 を形成することができない。このため、導電性粒子 2 0 の径はスペーサ 2 1 の径より、必ず大きいものでなければならない。

【 0 0 8 4 】

なお、入力端子 5 a・1 0 a・1 5 a は、対向基板 2 上に設けられていてもよく、その場合は、転移部 2 4 を介して、走査線 5 および基準信号線 1 0 が対向基板 2 上に転移することとなる。

【 0 0 8 5 】

以上のように、ガラス基板 1 と対向基板 2 とは圧着・固定されるため、弾性を有する導電性粒子 2 0 は、図 1（e）に示すように、ガラス基板 1 と対向基板 2

との間である程度変形した状態となる。これにより、上層コンタクトパッド16と下層コンタクトパッド12との接続面積を十分に確保することができ、良好な電氣的導通を図ることができる。従って、上層コンタクトパッド16と下層コンタクトパッド12との接続抵抗を低くすることができ、階調信号線15への信号のなまりを抑制することができる。

【 0 0 8 6 】

また、一般に、STN-LCDと比較すると、アクティブマトリクス型の液晶表示装置に用いられる電圧保持型の液晶表示素子は、液晶の電圧保持能力の経時劣化が及ぼす画質劣化が大きい。このような液晶の電圧保持能力の経時劣化は、シール材からの不純物の溶出やイオンの電離等が原因である。

【 0 0 8 7 】

しかしながら、上記のように、シール部3の端部に、導電性粒子20の存在しない領域W1が形成されており、また、その領域W1の幅が50 μ m以上の場合、即ち、液晶層4とシール部3との界面から50 μ m以上離れた領域にのみ導電性粒子20が配されている場合は、シール材からの溶出成分、あるいは、イオンの電離の影響による、液晶の電圧保持率低下およびシール部3近傍での表示むらを防止することができる。これにより、液晶表示装置の画質の経時劣化を防止することができ、安定した信頼性を有する液晶表示装置を提供することができる。また、シール部3から導電性粒子20がはみ出すこともなく、製造工程において、コンタミネーションの発生もない。

【 0 0 8 8 】

なお、転移部24は、図1(c)・図2(a)に示すように、走査線5と平行方向に配される構造としてもよいが、転移部24のピッチが狭く、狭い領域での転移が必要な場合は、転移部24を図2(d)に示すような千鳥状の構造としてもよい。

【 0 0 8 9 】

また、転移部24は、階調信号線15や走査線5と、駆動用IC23との間に配されている。これにより、階調信号線15の引き回し配線部を小さくすることができ、液晶表示装置における額縁面積（非表示領域）を狭くすることができる。

。これにより、液晶表示装置の狭額縁化を図ることができる。

【0090】

以上のように、ガラス基板1上には、階調信号線15の入力端子15a、走査線5の入力端子5aおよび基準信号線10の入力端子10aが配されている。これにより、駆動用IC22および駆動用IC23を、ガラス基板1上、即ち、同一基板上に実装することができる。

【0091】

従って、駆動用IC22・23のベース基板であるTAB (tape automated bonding) の液晶パネルへの実装工程において、液晶表示素子の反転作業を必要とせず、連続して、入力端子15a・5a・10aにおける駆動用IC22・23への接続部に対し、走査線5、基準信号線10、階調信号線15に対する信号電圧入力用の駆動用IC22・23を実装することができる。あるいは、TABの接続部に対し、走査線5、基準信号線10、階調信号線15への信号電圧入力用のTABを実装することができる。この結果、実装作業の効率が上がり、製造コストの削減を図ることができる。

【0092】

また、駆動用IC22・23、TAB等の実装部分を備えた配線の入力端子（入力端子15a・5a・10a）が同一基板上に形成されているので、配線の引き回しによって、図12（a）（b）に示すように、駆動用IC26をワンチップ化することができる。これにより、実装形態のコンパクト化を図ることができ、駆動用IC26にかかる部材コストの削減および製造コストの削減を図ることができる。

【0093】

さらに、入力端子15aを、対向基板2上に配されており樹脂からなるオーバーコート膜19上ではなく、ガラスからなるガラス基板1上（ガラス表面上、もしくはガラス基板1上に成膜される無機膜上）に形成することができる。このため、入力端子15aとガラス基板1の機械的強度および密着力を上げることができ、取り扱い時の端子部の破損がなくなると共に、TAB等の実装不良の際の実装のリワーク処理が容易になり、歩留りを向上させることができる。

【 0 0 9 4 】

また、T F T 1 1 が配されているガラス基板 1 上に、入力端子 1 5 a は、入力端子 5 a および入力端子 1 0 a と同様、T a 等の金属膜により形成されている。金属膜は一般に、I T O 等の透明導電膜と比較すると抵抗が小さいため、対向基板 2 上に対向電極 1 7 および階調信号線 1 5 の形成材料と同じ I T O 等の透明導電膜で形成する場合と比べ、入力端子 1 5 a の線幅、即ち、配線ピッチを狭くすることができ、狭ピッチの C O G (Chip on Glass) 構造とすることができる。また、液晶表示素子の額縁面積（非表示領域）を狭くすることができる（狭額縁化を図ることができる）。これにより、液晶表示装置の狭額縁化、実装形態のコンパクト化および実装領域の縮小化を図ることができる。

【 0 0 9 5 】

また、走査線 5 と階調信号線 1 5 とが同一基板上で交差することがないため、走査線 5 や階調信号線 1 5 の断線による接続不良を招来することがなく、歩留まりの向上を図ることができ、これにより、信頼性の高い液晶表示装置を提供することができる。

【 0 0 9 6 】

以下、液晶の駆動原理について説明する。

【 0 0 9 7 】

液晶表示装置は、画面を表示するために、時分割された表示データを、走査線 5 … に沿って順次走査する。

【 0 0 9 8 】

例えば、ある走査線 5 を水平走査する場合、その走査線 5 に T F T 1 1 を O N 状態にするゲート電圧が印加される。このとき、その他の走査線 5 … は T F T 1 1 を O F F 状態にするゲート電圧が印加されている。こうして、走査線 5 の水平走査のときには、その走査線 5 のみの T F T 1 1 が O N 状態となり、基準信号線 1 0 に印加されている画素電圧がソース電極である基準電極からドレイン電極 6 を経て、走査線 5 の画素電極 9 に加わる。このとき、画素電極 9 に与えられた電荷が電荷蓄積容量に蓄積される。また、階調信号線 1 5 に印加されている信号電圧（データ信号）が対向電極 1 7 により液晶層 4 に印加される。こうして画素電

極 9 に印加された画素電圧と、対向電極 1 7 に印加された信号電圧との電位差によって、各々の画素電極 9 上の液晶は駆動される。

【 0 0 9 9 】

以下に、液晶表示装置の製造工程の一例について説明する。

【 0 1 0 0 】

まず、ガラス基板 1 上に、T a 等の金属膜をスパッタリング法により成膜した後、フォトリソグラフィ法を用いて所望の形状にパターニングすることにより、走査線 5、走査線 5 の入力端子 5 a、基準信号線 1 0、基準信号線 1 0 の入力端子 1 0 a、下層コンタクトパッド 1 2 および階調信号線 1 5 の入力端子 1 5 a を形成する。ここで、入力端子 1 5 a と下層コンタクトパッド 1 2 とは電氣的導通が図れるように連続的なパターンとする。

【 0 1 0 1 】

そして、走査線 5 を覆うようにしてガラス基板 1 の略全面に窒化シリコン膜 8 をプラズマ C V D (Chemical Vapor Deposition) 法により成膜する。その後、フォトリソグラフィ法を用いて入力端子 5 a ・ 1 0 a ・ 1 5 a、および、基準信号線 1 0 上のうち後に基準電極 7 が形成される領域上の窒化シリコン膜 8 を除去するようにパターニングする。これにより、基準信号線 1 0 上のうち後に基準電極 7 が形成される領域上には、開口部 8 a を形成することができる。

【 0 1 0 2 】

次に、走査線 5 上、または、走査線 5 と電氣的に接続される図示しないゲート電極上に、ノンドープのアモルファスシリコンからなる図示しない真性半導体層と、P (リン) をドープしたアモルファスシリコンからなる図示しない活性半導体層とを、プラズマ C V D 法により連続して成膜する。そして、フォトリソグラフィ法を用いて、真性半導体層および活性半導体層を島状にパターニングする。

【 0 1 0 3 】

続いて、透明導電膜である I T O 膜をスパッタリング法により成膜した後、フォトリソグラフィ法を用いて所望の形状にパターニングすることにより、基準電極 7、ドレイン電極 6 および画素電極 9 を形成する。このとき、先に形成した

島状の活性半導体層のうち、基準電極 7 とドレイン電極 6 との間（チャンネル部）の活性半導体層も除去する。ここで、ドレイン電極 6 と画素電極 9 とは、電氣的導通が図れるように連続的に繋がったパターンとする。また、基準信号線 1 0 上のうち基準電極 7 が形成される領域上の窒化シリコン膜 8 は除去され、開口部 8 a が設けられているため、基準電極 7 は基準信号線 1 0 と電氣的に接続されることとなる。

【 0 1 0 4 】

このようにして、走査線 5 とドレイン電極 6 と基準電極 7 とにより構成される TFT 1 1、基準信号線 1 0、画素電極 9、入力端子 5 a・1 0 a・1 5 a および下層コンタクトパッド 1 2 を形成する。

【 0 1 0 5 】

さらに、印刷法により図示しない配向膜を形成した後、配向膜にラビング法により配向処理を施し、配向膜上に、表示領域 2 9 におけるセル厚を均一に保つためのセル内スペーサである図示しないプラスチックビーズを分散する。

【 0 1 0 6 】

一方、対向基板 2 上には、透明導電膜である ITO 膜をスパッタリング法により成膜した後、フォトリソグラフィ法を用いて所望の形状にパターニングすることにより、対向電極 1 7、階調信号線 1 5 および上層コンタクトパッド 1 6 を形成する。ここで、対向電極 1 7、階調信号線 1 5 および上層コンタクトパッド 1 6 は互いに電氣的導通を図れるように連続的なパターンとする。なお、このとき対向基板 2 には、あらかじめ黒色樹脂層と赤、青、緑の色層とを有するカラーフィルター層 1 8 および平坦性、耐薬品性を有し、樹脂からなるオーバーコート膜 1 9 が形成されたものを用いる。

【 0 1 0 7 】

さらに、印刷法により図示しない配向膜を形成した後、配向膜にラビング法により配向処理を施す。

【 0 1 0 8 】

次に、印刷法により、対向基板 2 上にシール材を塗布し、1 1 0℃で 1 0 分仮焼きを行った後、ガラス基板 1 と対向基板 2 を貼り合わせる。その後、例えば、

2 kg/cm²の圧力を加えた状態にて180℃で約90分焼成する。さらに、液晶を両基板1・2間に注入してシール材にて封止する。こうしてガラス基板1と対向基板2とは圧着・固定され、液晶パネルが完成する。なお、シール材の塗布は、ディスペンサーを用いてもかまわない。

【0109】

次に、液晶パネルの点灯検査を経た後、駆動用IC22を入力端子5a・10aに実装し、また、駆動用IC23を入力端子15aに実装することにより、液晶表示素子を形成する。

【0110】

さらに、上記液晶表示素子の両面に図示しない偏光板を配置し、冷陰極管からなる光源、拡散板、導光板、反射板、コントロール基板等を装着することにより、液晶表示装置を形成する。

【0111】

このように、入力端子15aは、走査線5および基準信号線10と同一工程で形成することが可能であるため、工程数を増やすことなく形成することができる。

【0112】

以下、シール部3における導電性粒子20の分散量について説明する。シール部3への導電性粒子20の分散量は、転移部24における抵抗ばらつきの許容範囲と、シール部3の密着性の低下、セル厚の面内均一性の低下、導電性粒子20の凝集による配線間リーク発生率の増加等に寄与する導電性粒子20の数とにより決定する。

【0113】

まず、導電性粒子20の平均分散量を決定するにあたり、図17に示すSTN-LCDのようにパッシブ駆動を行う場合と、本実施の形態の図1に示す液晶表示装置のようにアクティブ駆動を行う場合とにおける、隣接配線間の転移部の抵抗ばらつきに伴う信号遅延の許容範囲の違いについて説明する。

【0114】

アクティブ駆動の場合、図3(a)に示すように走査線5の信号がオンになっ

ているときには、階調信号線 1 5 や基準信号線 1 0 の電位と同電位になるように、対向電極 1 7 および画素電極 9 に電位が充電される。従って、走査線 5 の信号がオンからオフになるときの階調信号線 1 5 や基準信号線 1 0 の最終到達電位により液晶表示素子の階調が決まる。従って、図 3 (b) に示すような遅延 1 であっても遅延 2 であっても遅延 3 であっても、最終到達電位が同じであれば表示される液晶表示素子の階調も同じである。ただし、遅延 4 のように最終到達電位が異なる場合は、液晶表示素子の階調は異なる。しかしながら、隣接配線間（隣り合う転移部 2 4 …）の接続抵抗に少々のはらつきがあっても、最終到達電位が同じであれば表示される液晶表示素子の階調も同じであり、信号遅延の違いによって表示の均一性が損なわれることはない。

【 0 1 1 5 】

一方、図 3 (c) (d) に示すように、パッシブ駆動の場合、コモン線 1 0 3 (図 1 7 参照) がオンとなっているときの、コモン線 1 0 3 の電位とセグメント線 1 0 4 の電位との差で階調を表現している。その結果、ダイナミックレンジである白表示と黒表示との実効値の差は 0. 2 V 程度となり、アクティブ駆動の 4 V と比較するとその値は $1 / 20$ 程度と小さい。また、図 3 (e) に示すように、パッシブ駆動の場合は、コモン線 1 0 3 のコモン信号の振幅が大きいため、遅延 1 と遅延 2 との差が液晶の実効値に与える影響は大きい。

【 0 1 1 6 】

このように、パッシブ駆動の場合は、隣接配線間（隣接するセグメント線 1 0 4 …）の接続抵抗のわずかなばらつきによる信号遅延の違いによって、表示の均一性が損なわれ、表示むらが発生する。なお、コモン線 1 0 3 はアクティブ駆動の走査線 5 に相当するものであり、セグメント線 1 0 4 はアクティブ駆動の階調信号線 1 5 に相当するものである。

【 0 1 1 7 】

以上のように、アクティブ駆動はパッシブ駆動と比較すると、隣接配線間の信号遅延のばらつき許容範囲、即ち、接続抵抗のばらつきに対する許容範囲が広い。

【 0 1 1 8 】

次に、上述したばらつき許容範囲がアクティブ駆動とパッシブ駆動とでどれくらいの違いがあり、導電性粒子 2 0 の平均分散量は、どれくらい必要なのかを確認した結果を図 4 に示す。

【 0 1 1 9 】

ここで、図 4 は、転移部 2 4 におけるガラス基板 1 と平行方向の形状を、例えば長方形とし、その一辺を 1 mm で一定として、転移部 2 4 の幅、即ち、上記長方形の面積を変化させたときに必要な導電性粒子 2 0 の平均分散量を示している。

【 0 1 2 0 】

同図に示すように、例えば、転移部 2 4 の幅が $100\ \mu\text{m}$ の液晶パネルを作成するとき、パッシブ駆動の場合は $300\ \text{個}/\text{mm}^2$ 以上の導電性粒子 2 0 が必要なのに対し、アクティブ駆動の場合は $60\ \text{個}/\text{mm}^2$ 以上あれば十分である。同様に、転移部 2 4 の幅が $60\ \mu\text{m}$ のとき、パッシブ駆動の場合は $500\ \text{個}/\text{mm}^2$ 以上の導電性粒子 2 0 が必要なのに対し、アクティブ駆動の場合は $100\ \text{個}/\text{mm}^2$ 以上あれば十分である。また、転移部 2 4 の幅が $30\ \mu\text{m}$ のときは、パッシブ駆動の場合は $1000\ \text{個}/\text{mm}^2$ 以上の導電性粒子 2 0 が必要なのに対し、アクティブ駆動の場合は $200\ \text{個}/\text{mm}^2$ 以上あれば十分である。

【 0 1 2 1 】

更に、分散量を変更することによる転移部 2 4 に存在する導電性粒子 2 0 の平均個数に対する、不良パネルの発生状況を確認した結果を、表 2 および図 2 2 に示す。

【 0 1 2 2 】

【表 2】

導電性粒子数	不良発生数	判定
3	5/5	×
4	3/35	×
5	0/355	○
⋮	⋮	⋮
10	0/329	○

【0 1 2 3】

この時、転移パッド面積 S を 0.025 mm^2 とし、分散量を変化させた時の平均導電性粒子数を確認すると共に、それぞれの場合でパネルを作成した場合の転移不良に伴う点灯不良の発生状況の確認を行なった。この時の転移不良とは、シール内に分散された導電性粒子 20 が転移部 24 に 1 個も無く、電氣的導通が図れなかった場合、かつ、導電性粒子 20 が存在はしているが、抵抗ばらつきの影響で表示ムラ等の不具合が見られた場合とし、点灯状態にて前記確認を行なった。なお、この時、確認に使用したパネルは、配線数が 660 本のものを使用した。

【0 1 2 4】

転移部 24 に存在する導電性粒子 20 の平均個数が 3 個程度の場合、確認した全てのパネルにおいて、導電性粒子 20 が存在しない転移場所があり、転移不良が見られた。また、導電性粒子 20 の平均個数が 4 個程度の場合、35 パネル確認して、3 パネルに転移不良が見られ、約 1 割の確率で不良が発生した。この時も不良原因は導電性粒子 20 が存在しないことによる転移不良であった。

【0 1 2 5】

これに対し、導電性粒子 20 の平均個数が 5 個程度の場合、355 パネル確認したが、いずれのパネルも、導電性粒子 20 が存在しないことによる転移不良、かつ、導電性粒子 20 は存在するが表示ムラが見られる転移不良共に見受けられなかった。また同様に、導電性粒子 20 の平均個数が 10 個程度の場合、329 パネル確認したが、いずれのパネルも転移不良は見られなかった。

【 0 1 2 6 】

さらに、導電性粒子 2 0 の平均個数が 5 個程度の場合、転移部 2 4 に導電性粒子 2 0 が 1 個しか存在しない箇所も身受けられたが、表示ムラ等の導電性粒子による転移が原因である不良は確認されなかった。つまり、導電性粒子 2 0 が少なくとも 1 個、転移部 2 4 に存在すれば、抵抗的にも十分であることが、この結果からも容認できる。

【 0 1 2 7 】

これらの結果から、1 つの転移部 2 4 について考えると、その 1 つの転移部 2 4 に平均 5 個以上の導電性粒子 2 0 が存在するのに必要な分散量を決定して分散させることにより、不良発生率も限りなく 0 に近くなり、十分に生産可能なレベルとなることが分かる。

【 0 1 2 8 】

つまり、導電性粒子 2 0 の平均分散量を D 個 / mm^2 、転移部 2 4 の面積を S mm^2 とすると、導電性粒子の分散量 D は、 $5 / S$ 以上であれば、不良発生率は限りなく 0 に近いものとなることが分かる。

【 0 1 2 9 】

ここで、平均分散量が多過ぎる場合は、シール部 3 の密着性の低下、セル厚の面内均一性の低下、導電性粒子 2 0 の凝集による配線間リーク発生率の増加等の問題が発生する。その平均分散量と不良との関係を表 3 に示す。

なお、表 3 においては、配線間ギャップ（隣り合う転移部 2 4 ・ 2 4 間の距離）は $15 \mu\text{m}$ としている。

【 0 1 3 0 】

【表 3】

平均分散量	配線間リーク	密着力	セル厚
1600	×	×	×
1400	×	×	×
1200	×	△	×
1000	○	△	△
800	○	△	△
600	○	○	△
400	○	○	○
200	○	○	○

【0131】

表3に示すように、導電性粒子20の平均分散量が1200個/mm²の場合、1%程度の確率にて配線間リークが発生する。それに対し、平均分散量が1000個/mm²の場合、配線間リークが発生する確率は1%以下と、液晶表示装置の生産を行うにあたり、問題のないレベルであった。また、導電性粒子20の平均分散量がさらに少ない場合は、配線間リークが発生する確率がさらに軽減されることはいうまでもない。

【0132】

また、導電性粒子20の平均分散量と密着力との関係においては、密着力がガラス強度を上回る、即ち、図5に示すように、ガラス基板1と対向基板2とを固定し、矢印の部分に圧力を加えて、ガラス基板1と対向基板2とが剥がれる圧力、または、ガラス基板1が割れる圧力を確認する押し圧試験を行う際、シール部3で剥がれるのではなく、ガラス基板1が割れる程度の十分な密着力強度であることが好ましい。

【0133】

ガラス強度>密着力であり、液晶パネル形成時に必要な分断、面取り等で剥がれの発生する程度の密着力では、歩留りよく液晶パネルを形成することが困難であるため、この程度の密着力を×として評価を行った。一方、液晶パネル形成時に剥がれが発生しなければ、歩留りを低下させることなく液晶パネルを形成することができる。しかしながら、液晶パネルを形成した後の衝撃試験等の基準に満

たない場合、シリコン樹脂により液晶パネルの密着強度の補強等を行う必要が出てくる。このことは、コストアップの要因となり、好ましくは密着強度の補強を行わないですむ方がよい。従って、密着力がガラス強度を上回ることが好ましい。そのため、ガラス強度<密着力の場合を○、液晶パネル化は可能であるが、ガラス強度>密着力のときを△として評価を行った。

【 0 1 3 4 】

表 3 に示すように、導電性粒子 2 0 の平均分散量が $600 \text{ 個}/\text{mm}^2$ 以下の場合、シール部 3 の密着力はガラス強度より強かった。一方、導電性粒子 2 0 の平均分散量が $1400 \text{ 個}/\text{mm}^2$ 以上の場合、ガラス基板 1 および対向基板 2 を貼り合わせた後に必要な分断、面取り等の作業を行う際にかかる程度の力により剥がれが発生する程弱い密着力であった。そして、導電性粒子 2 0 の平均分散量が $800 \text{ 個}/\text{mm}^2 \sim 1200 \text{ 個}/\text{mm}^2$ の場合は、シール部 3 の密着力はガラス強度より劣るが、分断、面取り等の作業では、シール部 3 が剥がれない程度の密着力であった。

【 0 1 3 5 】

また、セル厚の均一性について、仕上がりのセル厚を例えば $4.5 \mu\text{m}$ とした場合を検討した。セル厚に $\pm 0.3 \mu\text{m}$ 以上のばらつきがある場合、液晶容量の不均一性により、ガラス基板 1 と対向基板 2 とを対向配置する際に精度よく両基板 1・2 を合わせて配することができないため、フリッカーが発生しやすい。さらに、セル厚のばらつきが $\pm 0.5 \mu\text{m}$ 以上になると、セル厚の差が透過率の差として目に見えるようになり、表示むらとして確認される。

【 0 1 3 6 】

このため、セル厚のばらつきの絶対値が $0.5 \mu\text{m}$ 以上となる場合を×とし、セル厚のばらつきの絶対値が 0.3 より大きく $0.5 \mu\text{m}$ より小さい場合を△とし、セル厚のばらつきの絶対値が 0.3 以下の場合を○として評価を行った。

【 0 1 3 7 】

表 3 に示すように、導電性粒子 2 0 の平均分散量が $400 \text{ 個}/\text{mm}^2$ 以下の場合、セル厚の均一性を図ることができる。また、導電性粒子 2 0 の平均分散量が $1200 \text{ 個}/\text{mm}^2$ 以上の場合、セル厚の均一性を図ることができず、表示

むらとして確認されることとなった。

【0138】

以上のように、配線間リーク、密着力およびセル厚の3つの要因を考慮すると、導電性粒子20の平均分散量は $1000\text{個}/\text{mm}^2$ 以下にするのがよい。また、好ましくは導電性粒子20の平均分散量は $600\text{個}/\text{mm}^2$ 以下とする方がよい。さらに、好ましくは、導電性粒子20の平均分散量は $400\text{個}/\text{mm}^2$ 以下にするのがよい。

【0139】

また、導電性粒子20の平均分散量を $D\text{個}/\text{mm}^2$ 、転移部24の面積を $S\text{mm}^2$ とすると、平均分散量 D が次式(1)

$$D > 5 / S \quad \dots (1)$$

の関係式を満たす範囲において転移部24は安定した転移を可能にする、即ち、高温高湿条件下においても、シール部3近傍での液晶保持率が低下することがなく、液晶表示装置の信頼性の低下を防止することができることがわかった。即ち、上記表3の結果と合わせると、平均分散量 D は、次式(2)

$$1000 \geq D > 5 / S$$

を満たすとき、シール部3の密着力不足、セル厚の均一性の低下および導電性粒子20の凝集による配線間リーク発生率の増加を防止することができ、高温高湿条件下でも液晶表示装置の信頼性の低下を防止することができる。従って、高歩留りで高精細、狭ピッチの液晶パネルを形成することができる。また、アクティブ駆動はパッシブ駆動と比較すると、必要な導電性粒子20の数も少なくすむため、より安価な液晶表示装置を提供することができる。

【0140】

なお、下層コンタクトパッド12は、上層コンタクトパッド16と同様にITOにより形成されていてもかまわない。また、下層コンタクトパッド12は上層コンタクトパッド16とほぼ同じ抵抗を持つものであればよく、下層コンタクトパッド12と上層コンタクトパッド16とが共にTaにより形成されていても、下層コンタクトパッド12と上層コンタクトパッド16とで酸化の程度が異なるITOにより形成されていてもかまわない。例えば、下層コンタクトパッド12

、上層コンタクトパッド 1 6 が共に I T O により形成されている構成を図 7 に示す。また、その転移部 2 4 の構成については図 8 (a) に示す。

【 0 1 4 1 】

図 7 に示すように T a からなる入力端子 1 5 a と、I T O からなる下層コンタクトパッド 1 2 とは、その一部が接するように重なることにより電氣的に接続されている。上層コンタクトパッド 1 6 と階調信号線 1 5 とは、共に I T O により形成され、電氣的に接続されている。下層コンタクトパッド 1 2 と上層コンタクトパッド 1 6 とは、導電性粒子 2 0 を介して電氣的に接続されている。

【 0 1 4 2 】

図 7 に示す構成の液晶表示装置を製造するには、上述した図 1 に示す液晶表示装置の製造工程で、下層コンタクトパッド 1 2 のパターニングを、走査線 5 等のパターニングと共に行うのではなく、窒化シリコン膜 8 の成膜後、ドレイン電極 6 や画素電極 9 等のパターニングと共に行えばよい。これにより、下層コンタクトパッド 1 2 を形成することができる。

【 0 1 4 3 】

シール部 3 内に分散される導電性粒子 2 0 はランダムに分散されている。これにより、ガラス基板 1 の端部近傍で導電性粒子 2 0 により上層コンタクトパッド 1 6 と下層コンタクトパッド 1 2 とが接続される場合と、ガラス基板 1 の端部から離れた部分で導電性粒子 2 0 により接続される場合とがある。転移部 2 4 が図 2 (a) に示す構成の場合、前者の場合を図 2 (b) に示し、後者の場合を図 2 (c) に示す。

【 0 1 4 4 】

図 2 (a) に示す構成では、階調信号線 1 5 および上層コンタクトパッド 1 6 は I T O により形成され、一方、階調信号線 1 5 の入力端子 1 5 a および下層コンタクトパッド 1 2 は I T O より抵抗の小さい T a により形成されている。これにより、C - C' 間の抵抗 $R_{C-C'}$ (図 2 (b) 参照) と、D - D' 間の抵抗 $R_{D-D'}$ (図 2 (c) 参照) とは、T a からなる部分の多い $R_{D-D'}$ の方がその抵抗が小さくなる。即ち、 $R_{C-C'} > R_{D-D'}$ である。従って、隣り合う転移部 2 4 …の間で、導電性粒子 2 0 の分散位置にばらつきがあると、階調信号線 1 5 の信号電圧の

遅延に伴う信号電圧の実効値の違いが発生し、階調信号線 1 5 毎に表示むらが発生する。

【 0 1 4 5 】

これに対し、図 8 (a) に示す構成、即ち、下層コンタクトパッド 1 2 も上層コンタクトパッド 1 6 と同様に I T O により形成されている場合、 $G-G'$ 間の抵抗 $R_{G-G'}$ (図 8 (b) 参照) と $H-H'$ 間の抵抗 $R_{H-H'}$ (図 8 (c) 参照) とは、ほぼ等しくなる。

【 0 1 4 6 】

これにより、シール部 3 内に分散されている導電性粒子 2 0 の位置のばらつきによる下層コンタクトパッド 1 2 と上層コンタクトパッド 1 6 との接続抵抗のばらつきを抑制することができる。従って、表示むらの発生を抑制することができる。表示品位の良好な液晶表示装置を提供することができる。

【 0 1 4 7 】

なお、図 2 (d) に示すように、千鳥状に配された転移部 2 4 においても、図 2 (a) 示す場合と同様、 $E-E'$ 間の抵抗 $R_{E-E'}$ (図 2 (e) 参照) と、 $F-F'$ 間の抵抗 $R_{F-F'}$ (図 2 (f) 参照) とは、 $T a$ からなる部分の多い $R_{F-F'}$ の方がその抵抗が小さくなる。即ち、 $R_{E-E'} > R_{F-F'}$ である。従って、隣り合う転移部 2 4 …の間で、導電性粒子 2 0 の分散位置にばらつきがあり、階調信号線 1 5 毎に表示むらが発生する。

【 0 1 4 8 】

これに対し、図 8 (d) に示す場合において、 $I-I'$ 間の抵抗 $R_{I-I'}$ (図 8 (e) 参照) と $J-J'$ 間の抵抗 $R_{J-J'}$ (図 8 (f) 参照) とは、下層コンタクトパッド 1 2 も上層コンタクトパッド 1 6 と同様に I T O により形成することにより、導電性粒子 2 0 の分散位置のばらつきにかかわらず、ほぼ等しくなる。従って、隣り合う転移部 2 4 …間における下層コンタクトパッド 1 2 と上層コンタクトパッド 1 6 との接続抵抗のばらつきを抑制することができる。

【 0 1 4 9 】

また、図 9 (a) (c) に示すように、シール部 3 におけるガラス基板 1 上に、開口部 2 5 a (開口部) を有する絶縁膜 2 5 を形成し、開口部 2 5 a 内に下層

コンタクトパッド 1 2 が配されていておかまわない。図 9 (a) に示す構成は、図 1 (a) に示す構成に絶縁膜 2 5 を追加した構成である。図 9 (a) に示すガラス基板 1 と図 1 (b) に示す対向基板 2 とを貼り合わせることにより、図 9 (b) に示す構成となる。

【 0 1 5 0 】

シール部 3 下の入力端子 5 a ・ 1 0 a ・ 1 5 a を覆うように窒化シリコン膜を形成した後、下層コンタクトパッド 1 2 上の窒化シリコン膜のみを除去して開口部 2 5 a を形成することにより、絶縁膜 2 5 を形成する。

【 0 1 5 1 】

開口部 2 5 a により下層コンタクトパッド 1 2 が露出していることにより、開口部 2 5 a に配されている導電性粒子 2 0 を介して上層コンタクトパッド 1 6 と下層コンタクトパッド 1 2 とは電氣的に接続される。

【 0 1 5 2 】

これにより、図 9 (c) (d) に示すように、開口部 2 5 a 内に配された導電性粒子 2 0 のみによって上層コンタクトパッド 1 6 と下層コンタクトパッド 1 2 とを接続することができる。従って、導電性粒子 2 0 が凝集しても、隣り合う転移部 2 4 …間における配線間リークの発生を抑制することができる。

【 0 1 5 3 】

絶縁膜 2 5 が形成されていない場合、導電性粒子 2 0 を用いて電氣的に接続する必要のない領域においては、階調信号線 1 5 の引き回し配線部である入力端子 1 5 a 等の配線間リークを避けるべく、導電性粒子 2 0 の径、例えば、 $7\mu\text{m}$ より大きな配線間ギャップを確保する必要がある。

【 0 1 5 4 】

しかしながら、導電性粒子 2 0 を用いて電氣的に接続する必要のない領域に絶縁膜 2 5 を形成することにより、配線間ギャップを導電性粒子 2 0 の径以下とすることができる。これにより、入力端子 1 5 a における引き回し配線部に要する領域の面積を小さくすることができる。従って、導電性粒子 2 0 を介した配線間リークを発生させることなく、液晶表示装置の狭額縁化を図ることができる。

【 0 1 5 5 】

また、絶縁膜 2 5 が形成されている場合、図 9 (c) に示すように、ガラス基板 1 と対向基板 2 との間のギャップは、絶縁膜 2 5 の厚さ d_3 とスペーサ 2 1 の径 d_2 とにより決定される。また、導電性粒子 2 0 は、絶縁膜 2 5 における開口部 2 5 a 内において導電性粒子 2 0 が少し変形した状態で、上層コンタクトパッド 1 6 と下層コンタクトパッド 1 2 との電氣的接続を可能にする。

【 0 1 5 6 】

ここで、導電性粒子 2 0 の径 d_1 は、両基板 1・2 間のギャップ（セル厚）、即ち、絶縁膜 2 5 の厚さ（シール部 3 内で最も総膜厚の厚い領域の膜厚） d_3 とスペーサ 2 1 の径 d_2 との和より大きい（ $d_1 > d_2 + d_3$ ）ことが好ましい。これによると、導電性粒子 2 0 が少し変形した状態で圧力を加えたままシール材を硬化させて、両基板 1・2 を貼り合わせる事となる。従って、ガラス基板 1 と対向基板 2 との間のセル厚にばらつきや変化があったとしても、導電性粒子 2 0 が変形することにより、電氣的接続を保持することができる。これにより、安定した電氣的接続が可能となり、セル厚のばらつきや変化に対してより安定した状態を可能にすることができる。

【 0 1 5 7 】

なお、絶縁膜 2 5 を有する構成の場合も、図 1 1 に示すように、図 7 に示した構成と同様、下層コンタクトパッド 1 2、上層コンタクトパッド 1 6 とともに I T O により形成してもかまわない。図 1 1 に示すように、T a からなる階調信号線 1 5 の入力端子 1 5 a と、I T O からなる下層コンタクトパッド 1 2 とは、その一部が接するように重なることにより電氣的に接続されている。このときの転移部 2 4 の構成を図 1 0 (a) に示す。

【 0 1 5 8 】

図 1 0 (a) に示す構成は、図 8 (a) に示す構成と同様、M-M' 間の抵抗 $R_{M-M'}$ （図 1 0 (b) 参照）と N-N' 間の抵抗 $R_{N-N'}$ （図 1 0 (c) 参照）とは、ほぼ等しくなる。

【 0 1 5 9 】

これにより、シール部 3 内に分散されている導電性粒子 2 0 の位置のばらつきによる下層コンタクトパッド 1 2 と上層コンタクトパッド 1 6 との接続抵抗のば

らつきを抑制することができる。

【0160】

また、図10(d)に示すように、転移部24が千鳥状に配されている場合は、図8(b)に示す構成と同様、O-O'間の抵抗 $R_{o-o'}$ （図10(e)参照）とP-P'間の抵抗 $R_{p-p'}$ （図10(f)参照）とは、ほぼ等しくなり、隣り合う転移部24…間のリークを回避すると共に、転移部24の面積を大きくとることができ、転移部24の接続抵抗を低くすることができる。これにより、上層コンタクトパッド16あるいは下層コンタクトパッド12の形成面積を小さくすることができ、信号電圧のなまりによる表示不良を防止することができる。従って、高精細の液晶表示装置を提供することができる。

【0161】

なお、入力端子5a・10a・15aは、1枚の基板上に配されていれば、FT11が形成されているガラス基板1上に限定されるものではなく、対向基板2上に入力端子5a・10a・15aが配されていてもかまわない。

【0162】

また、その開口部25aを有する絶縁膜は、その開口部25aによって上層コンタクトパッド16と下層コンタクトパッド12とが接続されるものであれば、ガラス基板1上に限定されるものではなく、対向基板2上、あるいは、ガラス基板1上および対向基板2上に形成されていてもかまわない。

【0163】

〔実施の形態2〕

本発明の実施の他の形態について図13および図14に基づいて説明すれば、以下の通りである。なお、実施の形態1における構成要素と同等の機能を有する構成要素については、同一の符号を付記してその説明を省略する。

【0164】

本実施の形態に係る液晶表示装置は、図13(e)に示すように、実施の形態1と同様、ガラスからなるガラス基板1と対向基板2とが、シール部3を介して対向され、両基板1・2の間には液晶が封入され、媒体層である液晶層4が形成されている。

【 0 1 6 5 】

また、アクティブマトリクス基板であるガラス基板 1 上には、走査線 5（第 1 信号配線）とドレイン電極 6 とソース電極 3 3 と窒化シリコン膜 8 とを備えた T F T 3 4、画素電極 9、階調信号線 3 5、基準信号線 3 0 の入力端子 3 0 a および下層コンタクトパッド 1 2 が配されている。

【 0 1 6 6 】

マトリクス状に配されている各画素電極 9 毎に、3 端子のスイッチング素子である T F T 3 4 が配設されている。

【 0 1 6 7 】

各 T F T 3 4 において、そのドレイン電極 6 には画素電極 9 が接続され、ソース電極 3 3 には、表示画面の水平方向（行方向）に並ぶ T F T 3 4 間で同じ階調信号線 3 5 に接続されている。

【 0 1 6 8 】

走査線 5 を覆うようにガラス基板 1 の略全面に形成されている窒化シリコン膜 8 は、ゲート絶縁膜である。

【 0 1 6 9 】

下層コンタクトパッド 1 2 および画素電極 9 は、I T O（Indium Tin Oxide）等の透明導電膜により形成されている。

【 0 1 7 0 】

図 1 3（c）に示すように、走査線 5 と後述する基準信号線 3 0（第 2 信号配線）とは平行に配されており、走査線 5 の入力端子 5 a と基準信号線 3 0 の入力端子 3 0 a とは駆動用 I C 3 1 に接続されている。

【 0 1 7 1 】

階調信号線 3 5 はデータ信号が供給されるデータ線であり、図 1 3（a）に示すように、ガラス基板 1 上において、走査線 5 と直交するように配設されている。階調信号線 3 5 の入力端子 3 5 a は駆動用 I C 3 2 に接続されている。

【 0 1 7 2 】

また、下層コンタクトパッド 1 2 は、駆動用 I C 3 1 と接続する後述の基準信号線 3 0 の入力端子 3 0 a に接続されている。ここで、基準信号線 3 0 の入力端

子 3 0 a は、基準信号線 3 0 の引き回し配線も兼ねている。

【 0 1 7 3 】

走査線 5、入力端子 5 a、ソース電極 3 3、ドレイン電極 6、入力端子 3 0 a、階調信号線 3 5 および入力端子 3 5 a は T a 等の金属により形成されている。

【 0 1 7 4 】

一方、図 1 3 (e) に示すように、対向基板 2 上には、カラーフィルター層 1 8 を覆うようにオーバーコート膜 1 9 が配されている。オーバーコート膜 1 9 上には、基準信号線 3 0、上層コンタクトパッド 1 6 および対向電極 1 7 が配されている。

【 0 1 7 5 】

基準信号線 3 0 は液晶層 4 に電圧を印加する信号配線であり、ガラス基板 1 上の走査線 5 と平行に配設されている。該構造では、図 1 3 (b) (e) に示すように、各基準信号線 3 0 が、各画素電極 9 と対向する部分で対向電極 1 7 を、下層コンタクトパッド 1 2 と対向する部分で上層コンタクトパッド 1 6 を兼ねている。即ち、対向電極 1 7 および上層コンタクトパッド 1 6 は、基準信号線 3 0 に接続されている。また、基準信号線 3 0 は、ITO 等の透明導電膜により形成されている。

【 0 1 7 6 】

図 1 3 (d) に示すように、導電性粒子 2 0 を介して上層コンタクトパッド 1 6 と下層コンタクトパッド 1 2 とは電氣的に接続されている。即ち、転移部 2 4 を介して、基準信号線 3 0 はガラス基板 1 上に転移する。

【 0 1 7 7 】

以下、液晶の駆動原理について説明する。

【 0 1 7 8 】

液晶表示装置は、画面を表示するために、時分割された表示データを、走査線 5 … に沿って順次走査する。

【 0 1 7 9 】

例えば、ある走査線 5 を水平走査する場合、その走査線 5 に T F T 3 4 を ON

状態にするゲート電圧が印加される。このとき、その他の走査線 5…は T F T 3 4 を O F F 状態にするゲート電圧が印加されている。こうして、走査線 5 の水平走査のときには、その走査線 5 のみの T F T 3 4 が O N 状態となり、階調信号線 3 5 に印加されている信号電圧がソース電極 3 3 からドレイン電極 6 を経て、走査線 5 の画素電極 9 に加わる。こうして画素電極 9 に印加された画素電圧と、対向電極 1 7 に印加された対向電圧との電位差によって、各々の画素電極 9 上の液晶は駆動される。

【 0 1 8 0 】

このようにして、走査線 5…を順次走査し、このときすべての階調信号線 3 5 にそれぞれの画素の駆動状態に合わせた信号電圧を印加していけば、必要な画素をすべて表示することができる。

【 0 1 8 1 】

以下に、図 1 3 に示す本実施の形態に係る液晶表示装置におけるガラス基板 1 の製造工程の一例について説明する。なお、対向基板 2 の製造工程、実装工程等については、実施の形態 1 と同様とする。

【 0 1 8 2 】

まず、ガラス基板 1 上に、T a 等の金属膜をスパッタリング法により成膜した後、フォトリソグラフィ法を用いて所望の形状にパターニングすることにより、走査線 5、走査線 5 の入力端子 5 a、基準信号線の入力端子 3 0 a および階調信号線 3 5 の入力端子 3 5 a を形成する。このとき、入力端子 5 a・3 0 a・3 5 a は、引き回し配線となる引き回し配線部と、駆動用 I C 3 1・3 2 等の駆動回路の接続部とを備え、駆動回路の接続部は、さらに外部から信号電圧を入力するための図示しない電極を備えている。ここで、本実施の形態においては、C O G 構造の液晶表示素子とするための入力端子構造としているが、T A B 等を実装する液晶表示素子とすべく、T A B 接続用の電極を入力端子 5 a・3 0 a・3 5 a に備えた構造としてもよい。

【 0 1 8 3 】

そして、走査線 5 を覆うようにしてガラス基板 1 の略全面に窒化シリコン膜 8 をプラズマ C V D 法により成膜する。その後、フォトリソグラフィ法を用いて

入力端子 5 a ・ 3 0 a ・ 3 5 a が形成される領域上の窒化シリコン膜 8 を除去するようにパターニングする。その後、真性半導体層と活性半導体層とを、プラズマ C V D 法により連続して成膜する。そして、フォトリソグラフィ法を用いて、真性半導体層および活性半導体層を島状にパターニングする。このとき、島状の活性半導体層のうち、ソース電極 3 3 とドレイン電極 6 との間（チャンネル部）の活性半導体層も除去する。

【 0 1 8 4 】

続いて、T a からなる金属膜をスパッタリング法により成膜した後、フォトリソグラフィ法を用いて所望の形状にパターニングすることにより、ソース電極 3 3 、ドレイン電極 6 および階調信号線 3 5 を形成する。そして、透明導電膜である I T O 膜をスパッタリング法により成膜した後、フォトリソグラフィ法を用いて所望の形状にパターニングすることにより、画素電極 9 および下層コンタクトパッド 1 2 を形成する。ここで、ドレイン電極 6 と画素電極 9 とは、電氣的に接続されている。

【 0 1 8 5 】

次に、ガラス基板 1 の略全面に窒化シリコンからなる膜をプラズマ C V D 法により成膜し、フォトリソグラフィ法を用いて入力端子 5 a ・ 3 0 a ・ 3 5 a が形成される領域上の膜を除去するようにパターニングして図示しない保護膜を形成する。

【 0 1 8 6 】

さらに、印刷法により図示しない配向膜を形成した後、配向膜にラビング法により配向処理を施す。

【 0 1 8 7 】

一方、対向基板 2 上には、透明導電膜である I T O 膜をスパッタリング法により成膜した後、フォトリソグラフィ法を用いて所望の形状にパターニングすることにより、対向電極 1 7 、基準信号線 3 0 および上層コンタクトパッド 1 6 を形成する。ここで、対向電極 1 7 、階調信号線 3 5 および上層コンタクトパッド 1 6 は互いに電氣的導通を図れるように連続的なパターンとする。なお、このとき対向基板 2 には、カラーフィルター層 1 8 およびオーバーコート膜 1 9 が形成

されたものを用いる。

【0188】

さらに、印刷法により図示しない配向膜を形成した後、配向膜にラビング法により配向処理を施す。

【0189】

この後のガラス基板1と対向基板2とを貼り合わせる工程からは実施の形態1と同様である。

【0190】

なお、図14(a)～(d)に示すように、下層コンタクトパッド12を露出させるように、窒化シリコン膜8上に絶縁膜40を形成してもかまわない。絶縁膜40は開口部40aを有し、この開口部40aにより、下層コンタクトパッド12が露出している。絶縁膜40は、例えば、窒化シリコンからなる。

【0191】

従って、図9に示す液晶表示装置と同様、開口部40a内に配された導電性粒子20のみによって、下層コンタクトパッド12と上層コンタクトパッド16とを接続することができる。このように、導電性粒子20を用いて電氣的に接続する必要のない領域に絶縁膜40を形成することにより、配線間ギャップを導電性粒子20の径以下とすることができる。これにより、入力端子30aにおける引き回し配線部に要する領域の面積を小さくすることができる。従って、導電性粒子20を介した配線間リークを発生させることなく、液晶表示装置の狭額縁化を図ることができる。また、分散された導電性粒子20が凝集しても、隣り合う転移部24…間における配線間リークの発生を抑制することができる。

【0192】

〔実施の形態3〕

本発明の第3の実施の形態について図15および図16に基づいて説明すれば、以下の通りである。なお、実施の形態1における構成要素と同等の機能を有する構成要素については、同一の符号を付記してその説明を省略する。

【0193】

図15に示す液晶表示装置は、スイッチング素子として、2端子素子であるM

I M (metal insulator metal) 5 5 を用いた構成である。本実施の形態に係る液晶表示装置は、図 1 5 (e) に示すように、ガラス基板 1 上に、セグメント線 5 2 (第 1 信号配線) と対極金属 5 6 とを備えた M I M (スイッチング素子) 5 5、画素電極 9、コモン線 5 1 および下層コンタクトパッド 1 2 (第 1 コンタクトパッド) が配されている。

【 0 1 9 4 】

M I M 5 5 は、走査線としてのセグメント線 5 2 と、信号線としてのコモン線 5 1 との電位差により、オン／オフの制御が行われる。オン時には、閾値以上の電位が M I M 5 5 に印加されており、M I M 5 5 の抵抗を下げて液晶層 4 に電荷が注入され、液晶層 4 は駆動される。

【 0 1 9 5 】

図 1 5 (a) に示すように、下層コンタクトパッド 1 2 は、駆動用 I C 5 3 (図 1 5 (c) 参照) と接続する後述のコモン線 5 1 の入力端子 5 1 a に接続されている。

【 0 1 9 6 】

また、セグメント線 5 2、セグメント線 5 2 の入力端子 5 2 a、コモン線 5 1 の入力端子 5 1 a および下層コンタクトパッド 1 2 は T a からなり、画素電極 9 は I T O からなる。

【 0 1 9 7 】

一方、図 1 5 (e) に示すように、対向基板 2 上には、カラーフィルター層 1 8 を覆うようにオーバーコート膜 1 9 が配されている。オーバーコート膜 1 9 上には、コモン線 5 1 (第 2 信号配線)、上層コンタクトパッド 1 6 (第 2 コンタクトパッド) および対向電極 1 7 が配されている。

【 0 1 9 8 】

コモン線 5 1 はガラス基板 1 上のセグメント線 5 2 と直交するように配設されている。該構造では、図 1 5 (b) に示すように、各コモン線 5 1 が、各画素電極 9 と対向する部分で対向電極 1 7 を、下層コンタクトパッド 1 2 と対向する部分で上層コンタクトパッド 1 6 を兼ねている。

【 0 1 9 9 】

コモン線 51 および上層コンタクトパッド 16 は、ITO 等の透明導電膜からなる。ここで、入力端子 51a はコモン線 51 の引き回し配線も兼ねている。

【0200】

また、図 15 (a) に示すように、液晶層 4 を構成する液晶を封入するためのシール部 3 が、ガラス基板 1 と対向基板 2 との間における表示領域 29 の外側領域に設けられている。シール部 3 は、実施の形態 1 と同様、紫外線硬化樹脂であるシール材からなり、スペーサ 21 および導電性粒子 20 を有する。また、図 15 (d) に示すように、導電性粒子 20、下層コンタクトパッド 12 および上層コンタクトパッド 16 の重畳領域により、転移部 24 が構成されている。

【0201】

以上のように、入力端子 51a・52a は共にガラス基板 1 上に配されてるため、TAB 等の液晶パネルへの実装工程において、液晶表示素子の反転作業を必要とせず、実装作業の効率が上がり、製造コストの削減を図ることができる。

【0202】

また、コモン線 51 の引き回し配線を兼ねた入力端子 51a が、コモン線 51 の材料（例えば、ITO）よりも抵抗値が低い材料（例えば、Ta）よりなるため、入力端子 51a の線幅、即ち、配線ピッチを狭くすることができ、狭ピッチの COG 構造とすることができる。また、液晶表示素子の額縁面積（非表示領域）を狭くすることができる（狭額縁化を図ることができる）。

【0203】

さらに、入力端子 51a を、対向基板 2 に配されており、樹脂からなるオーバーコート膜 19 上ではなく、ガラスからなるガラス基板 1 上（ガラス表面上、もしくはガラス基板 1 上に成膜される無機膜上）に形成することができる。このため、入力端子 51a とガラス基板 1 の機械的強度および密着力を上げることができ、取り扱い時の端子部の破損がなくなると共に、TAB 等の実装不良の際の実装のリワーク処理が容易になり、歩留りを向上させることができる。

【0204】

以下に、本実施の形態に係る液晶表示装置におけるガラス基板 1 の製造工程の一例について説明する。なお、対向基板 2 の製造工程、実装工程等については、

実施の形態1と同様とする。

【0205】

まず、ガラス基板1上に、Ta等の金属膜をスパッタリング法により成膜した後、フォトリソグラフィ法を用いて所望の形状にパターンニングすることにより、セグメント線52、セグメント線52の入力端子52a、コモン線51の入力端子51aおよび下層コンタクトパッド12をパターンニングにより形成する。このとき、入力端子51aおよび入力端子52aは、各々、引き回し配線部と駆動回路の接続部とを備えた構造とし、駆動回路の接続部は、さらに外部から信号電圧を入力するための図示しない電極を備えた構造とする。ここで、本実施の形態においては、COG構造の液晶表示素子とするための入力端子構造としているが、TAB等を実装する液晶表示素子とすべく、TAB接続用の電極を入力端子51aおよび入力端子52aに備えた構造としてもよい。

【0206】

次に陽極酸化法を用いて、活性層となるTa₂O₅酸化膜を形成する。そして、入力端子51a・52a上のTa₂O₅酸化膜をフォトリソグラフィ法、エッチング法によって除去する。

【0207】

そして、スパッタリング法によりCr膜を成膜し、フォトリソグラフィ法を用いて島状にMIM55の対極金属56を形成する。

【0208】

その後、スパッタリング法によりITO膜を形成し、フォトリソグラフィ法を用いて画素電極9を形成する。このとき、画素電極9は対極金属56と電氣的に接続されている。

【0209】

続いて、印刷法により図示しない配向膜を形成し、ラビング法によるラビング処理を施す。

【0210】

なお、図16に示すように、下層コンタクトパッド12と上層コンタクトパッド16とが共にITOにより形成されていてもかまわない。このとき、Taから

なる入力端子 5 1 a と、ITO からなる下層コンタクトパッド 1 2 とは、その一部が接するように重なることにより電氣的に接続されている。

【 0 2 1 1 】

これにより、シール部 3 内に分散されている導電性粒子 2 0 の位置のばらつきによる下層コンタクトパッド 1 2 と上層コンタクトパッド 1 6 との接続抵抗のばらつきを抑制することができる。従って、表示むらの発生を抑制することができ、表示品位の良好な液晶表示装置を提供することができる。

【 0 2 1 2 】

【発明の効果】

以上のように、本発明の液晶表示装置は、シール部が導電性粒子を有し、スイッチング素子が配されているスイッチング素子側基板とこれに対向する対向基板との間には、導電性粒子を介して第 1 信号配線または第 2 信号配線と、該第 1 信号配線または第 2 信号配線に対向する基板とを導通接続するための転移部が配されている構成である。

【 0 2 1 3 】

これにより、アクティブ駆動の液晶表示装置において、転移部により、上記導電性粒子を介して上記第 1 信号配線または第 2 信号配線と、該第 1 信号配線または第 2 信号配線に対向する基板とが導通接続する。一般に、アクティブ駆動は隣り合う転移部の接続抵抗のばらつきに対する許容範囲が広い。従って、必要な導電性粒子の数が少なくすむといった効果を奏する。

【 0 2 1 4 】

本発明の液晶表示装置は、上記両基板のうちの一方の基板上に、第 1 信号配線の入力端子および第 2 信号配線の入力端子が設けられている構成である。

【 0 2 1 5 】

これにより、例えば、第 1 信号配線の入力端子に接続する駆動用 IC と、第 2 信号配線の入力端子に接続する駆動用 IC とを同一基板上に実装することができる。従って、実装作業の効率が上がり、製造コストの削減を図ることができる。また、駆動用 IC をワンチップ化することができ、実装形態をコンパクト化することができるといった効果を奏する。

【 0 2 1 6 】

本発明の液晶表示装置は、転移部が、上記両基板のうちいずれか一方の基板であって第1信号配線の入力端子および第2信号配線の入力端子が設けられている第1基板上に設けられ、該第1基板上に配されている第1信号配線または第2信号配線と接続されている第1コンタクトパッドと、上記両基板のうち他方の基板である第2基板上に設けられ、該第2基板上に配されている第1信号配線または第2信号配線と接続されている第2コンタクトパッドと、第1コンタクトパッドおよび第2コンタクトパッドに接続される導電性粒子とからなる構成である。

【 0 2 1 7 】

これにより、同一基板上に、第1信号配線の入力端子および第2信号配線の入力端子を配することができ、例えばTABの液晶パネルへの実装工程において液晶表示素子の反転作業を必要としない。従って、実装作業の効率が上がり、製造コストの削減を図ることができるといった効果を奏する。

【 0 2 1 8 】

本発明の液晶表示装置は、第1コンタクトパッドと第2コンタクトパッドとは、抵抗がほぼ同じである構成である。

【 0 2 1 9 】

これにより、シール部内に分散されている導電性粒子の位置のばらつきによる第1コンタクトパッドと第2コンタクトパッドとの接続抵抗のばらつきを抑制することができる。従って、表示むらの発生を抑制することができ、表示品位の良好な液晶表示装置を提供することができるといった効果を奏する。

【 0 2 2 0 】

本発明の液晶表示装置は、第1信号配線と該第1信号配線に信号を供給する第1信号発生回路との間、または、第2信号配線と該第2信号配線に信号を供給する第2信号発生回路との間に、転移部が配されている構成である。

【 0 2 2 1 】

これにより、第1信号配線や第2信号配線の引き回し配線部を小さくすることができ、従って、液晶表示装置における額縁面積（非表示領域）を狭くすることができる。この結果、液晶表示装置の狭額縁化を図ることができるといった効果

を奏する。

【 0 2 2 2 】

本発明の液晶表示装置は、導電性粒子の平均分散量を D 個 / mm^2 とし、上記両基板と平行方向における転移部の面積を $S \text{ mm}^2$ とすると、 $1000 \geq D > 5 / S$ 、好ましくは、 $600 \geq D > 5 / S$ 、さらに好ましくは、 $400 \geq D > 5 / S$ を満足する構成である。

【 0 2 2 3 】

これにより、シール部の密着力不足、セル厚の均一性の低下および導電性粒子の凝集による配線間リーク発生率の増加を防止することができ、高温高湿条件下でも液晶表示装置の信頼性の低下を防止することができる。従って、高歩留りで高精細、狭ピッチの液晶パネルを形成することができ、信頼性の高い液晶表示装置を提供することができるといった効果を奏する。

【 0 2 2 4 】

本発明の液晶表示装置は、第 1 基板が、スイッチング素子が配されているスイッチング素子側基板である構成である。

【 0 2 2 5 】

これにより、製造工程の増加を伴うことなく、第 1 信号配線の入力端子および第 2 信号配線の入力端子の強度の向上を図ることができ、また、低抵抗な配線での引き回しが可能となることにより、狭額縁化、実装形態のコンパクト化を図ることができるといった効果を奏する。

【 0 2 2 6 】

本発明の液晶表示装置は、第 1 信号配線の入力端子および第 2 信号配線の入力端子が、第 2 基板上に配されている第 1 信号配線または第 2 信号配線よりも抵抗が小さい導電性材料からなる構成である。

【 0 2 2 7 】

これにより、第 1 信号配線の入力端子および第 2 信号配線の入力端子の線幅、即ち、配線ピッチを狭くすることができ、狭ピッチの COG 構造とすることができ、また、液晶表示素子の額縁面積（非表示領域）を狭くすることができ、狭額縁化、実装形態のコンパクト化および実装領域の縮小化を図ることができる

いった効果を奏する。

【 0 2 2 8 】

本発明の液晶表示装置は、上記両基板のうち少なくとも一方の基板上に、開口部を有する絶縁膜が設けられ、該開口部内には、第 1 コンタクトパッドまたは第 2 コンタクトパッドが配されている構成である。

【 0 2 2 9 】

これにより、開口部内に配された導電性粒子のみによって、第 1 コンタクトパッドと第 2 コンタクトパッドとを接続することができる。このように、導電性粒子を用いて電氣的に接続する必要のない領域に絶縁膜を形成することにより、配線間ギャップを導電性粒子の径以下とすることができる。これにより、入力端子における引き回し配線部に要する領域の面積を小さくすることができる。従って、導電性粒子を介した配線間リークを発生させることなく、液晶表示装置の狭額縁化を図ることができる。また、分散された導電性粒子が凝集しても、隣り合う転移部間における配線間リークの発生を抑制することができるといった効果を奏する。

【 0 2 3 0 】

本発明の液晶表示装置は、導電性粒子が弾性を有する構成である。

【 0 2 3 1 】

これにより、対向する 2 枚の基板を圧着・固定する際、弾性を有する導電性粒子は、両基板の間である程度変形した状態となる。従って、第 1 コンタクトパッドと第 2 コンタクトパッドとの接続面積を十分に確保することができ、良好な電氣的導通を図ることができる。この結果、第 1 コンタクトパッドと第 2 コンタクトパッドとの接続抵抗を低くすることができ、第 2 信号配線への信号のなまりを抑制することができるといった効果を奏する。

【 0 2 3 2 】

本発明の液晶表示装置は、導電性粒子の形状が球であり、その径は、上記シール部におけるセル厚より大きい構成である。

【 0 2 3 3 】

これにより、導電性粒子は、少し変形した状態で第 1 コンタクトパッドと第 2

コンタクトパッドとの電氣的接続を可能にする。従って、対向する 2 枚の基板間のセル厚にばらつきや変化があったとしても、導電性粒子が変形することにより、電氣的接続を保持することができる。この結果、安定した電氣的接続が可能となり、セル厚のばらつきや変化に対してより安定した状態を可能にすることができるといった効果を奏する。

【0234】

本発明の液晶表示装置は、導電性粒子が、液晶層とシール部との界面から 50 μ m 以上離れた領域にのみ配されている構成である。

【0235】

これにより、シール部を構成するシール材からの溶出成分、あるいは、イオンの電離の影響による、液晶の電圧保持率低下およびシール部近傍での表示むらを防止することができる。これにより、液晶表示装置の画質の経時劣化を防止することができ、安定した信頼性を有する液晶表示装置を提供することができるといった効果を奏する。

【図面の簡単な説明】

【図 1】

(a) は本発明の実施の一形態に係る液晶表示装置のガラス基板の要部の構成を示す平面図であり、(b) は上記液晶表示装置の対向基板の要部の構成を示す平面図であり、(c) は上記液晶表示装置の要部の構成を示す平面図であり、(d) は(c)の A-A' 線矢視断面図であり、(e) は(c)の B-B' 線矢視断面図である。

【図 2】

(a) は図 1 に示す液晶表示装置における転移部の詳細図であり、(b) は(a)の C-C' 線矢視断面図であり、(c) は(a)の D-D' 線矢視断面図であり、(d) は図 1 に示す液晶表示装置における転移部が千鳥状に配されている場合の転移部の詳細図であり、(e) は(d)の E-E' 線矢視断面図であり、(f) は(d)の F-F' 線矢視断面図である。

【図 3】

(a) はアクティブ駆動における走査信号と階調信号または基準信号との電位

を示す説明図であり、(b)はアクティブ駆動における階調信号線の入力波形を示す説明図であり、(c)はパッシブ駆動における黒表示の場合のコモン線およびセグメント線の電位を示す説明図であり、(d)はパッシブ駆動における白表示の場合のコモン線およびセグメント線の電位を示す説明図であり、(e)はパッシブ駆動におけるコモン線への入力波形とセグメント線への入力波形を示す説明図である。

【図4】

転移部の幅と導電性粒子の平均分散量との関係を示すグラフである。

【図5】

押し圧試験の説明図である。

【図6】

(a)～(c)は基板を貼り合わせる過程に沿ったシール材中の導電性粒子の挙動を示す説明図であり、(d)は基板を貼り合わせた後のシール部の構成を示す詳細図である。

【図7】

図1に示す液晶表示装置において、下層コンタクトパッドと上層コンタクトパッドとが共にITOにより形成されている場合の転移部付近の概略の構成を示す断面図である。

【図8】

(a)は下層コンタクトパッドと上層コンタクトパッドとが共にITOにより形成されている場合の転移部の詳細図であり、(b)は(a)のG-G'線矢視断面図であり、(c)は(a)のH-H'線矢視断面図であり、(d)は(a)の転移部が千鳥状に配されている場合の転移部の詳細図であり、(e)は(d)のI-I'線矢視断面図であり、(f)は(d)のJ-J'線矢視断面図である。

【図9】

(a)は図1に示す液晶表示装置において、さらにシール部内に絶縁膜が配されている場合におけるガラス基板の要部の構成を示す平面図であり、(b)は上記絶縁膜が配されている場合の液晶表示装置の要部の構成を示す平面図であり、

(c) は (b) の K-K' 線矢視断面図であり、(d) は (b) の L-L' 線矢視断面図である。

【図 1 0】

(a) は図 9 に示す液晶表示装置における転移部の詳細図であり、(b) は (a) の M-M' 線矢視断面図であり、(c) は (a) の N-N' 線矢視断面図であり、(d) は図 9 に示す液晶表示装置における転移部が千鳥状に配されている場合の転移部の詳細図であり、(e) は (d) の O-O' 線矢視断面図であり、(f) は (d) の P-P' 線矢視断面図である。

【図 1 1】

ガラス基板上のシール部内に絶縁膜が形成され、下層コンタクトパッドと上層コンタクトパッドとが共に ITO により形成されている場合の転移部付近の概略の構成を示す断面図である。

【図 1 2】

(a) は、駆動 IC を 1 チップとした場合のガラス基板の構成を示す平面図であり、(b) は駆動 IC を 1 チップとした場合の液晶表示装置の構成を示す平面図である。

【図 1 3】

(a) は本発明の実施の他の形態に係る液晶表示装置のガラス基板の要部の構成を示す平面図であり、(b) は上記液晶表示装置の対向基板の要部の構成を示す平面図であり、(c) は上記液晶表示装置の要部の構成を示す平面図であり、(d) は (c) の Q-Q' 線矢視断面図であり、(e) は (c) の R-R' 線矢視断面図である。

【図 1 4】

(a) は図 1 3 に示す液晶表示装置のシール部内にさらに絶縁膜が配されている場合におけるガラス基板の要部の構成を示す平面図であり、(b) は上記絶縁膜が配されている場合の液晶表示装置の要部の構成を示す平面図であり、(c) は (b) の S-S' 線矢視断面図であり、(d) は (b) の T-T' 線矢視断面図である。

【図 1 5】

(a) は本発明の実施のさらに他の形態に係る液晶表示装置のガラス基板の要部の構成を示す平面図であり、(b) は上記液晶表示装置の対向基板の要部の構成を示す平面図であり、(c) は上記液晶表示装置の要部の構成を示す平面図であり、(d) は(c) の U-U' 線矢視断面図であり、(e) は(c) の V-V' 線矢視断面図である。

【図 1 6】

図 1 5 に示す液晶表示装置において、下層コンタクトパッドと上層コンタクトパッドとが共に I T O により形成されている場合の転移部付近の概略の構成を示す断面図である。

【図 1 7】

従来の S T N - L C D の構成を示す分解斜視図である。

【図 1 8】

導電性粒子の分散量の頻度を表す分布図である。

【図 1 9】

従来の、対向基板に共通電極を持つ構造のアクティブマトリクス型液晶表示装置の等価回路図である。

【図 2 0】

従来の、対向基板にデータ線を有する対向マトリクス構造のアクティブマトリクス型液晶表示装置の構成を示す分解斜視図である。

【図 2 1】

(a) は図 2 0 に示すアクティブマトリクス型液晶表示装置におけるガラス基板の概略の構成を示す平面図であり、(b) は図 2 0 に示すアクティブマトリクス型液晶表示装置における対向基板の概略の構成を示す平面図であり、(c) は図 2 0 に示すアクティブマトリクス型液晶表示装置に T A B を実装した場合の構成を示す平面図であり、(d) は(c) の W-W' 矢視断面図である。

【図 2 2】

転移部の平均導電性粒子数と不良発生率との関係を示すグラフである。

【符号の説明】

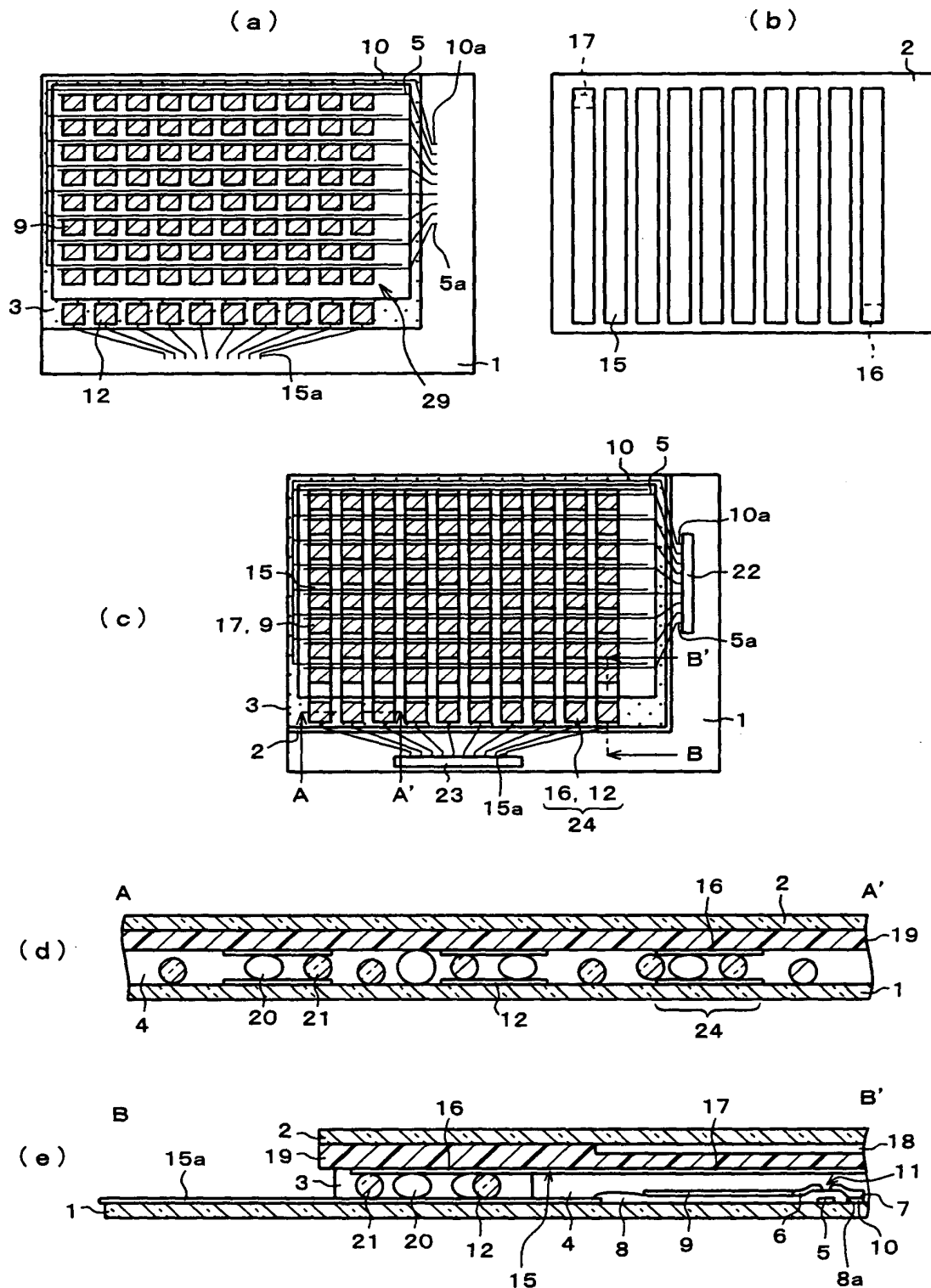
- 1 ガラス基板（スイッチング素子側基板、第 1 基板）

- 2 対向基板 (第 2 基板)
- 3 シール部
- 4 液晶層
- 5 走査線 (第 1 信号配線)
- 5 a 入力端子
- 7 基準電極
- 9 画素電極
- 1 0 基準信号線
- 1 0 a 入力端子
- 1 1 T F T (スイッチング素子)
- 1 2 下層コンタクトパッド (第 1 コンタクトパッド)
- 1 5 階調信号線 (第 2 信号配線)
- 1 5 a 入力端子
- 1 6 上層コンタクトパッド (第 2 コンタクトパッド)
- 1 7 対向電極
- 2 0 導電性粒子
- 2 1 スペーサ
- 2 2 駆動用 I C (第 1 信号発生回路)
- 2 3 駆動用 I C (第 2 信号発生回路)
- 2 4 転移部
- 2 5 絶縁膜
- 2 5 a 開口部
- 2 9 表示領域
- 3 0 基準信号線 (第 2 信号配線)
- 3 4 T F T (スイッチング素子)
- 4 0 絶縁膜
- 4 0 a 開口部
- 5 1 コモン線 (第 2 信号配線)
- 5 2 セグメント線 (第 1 信号配線)

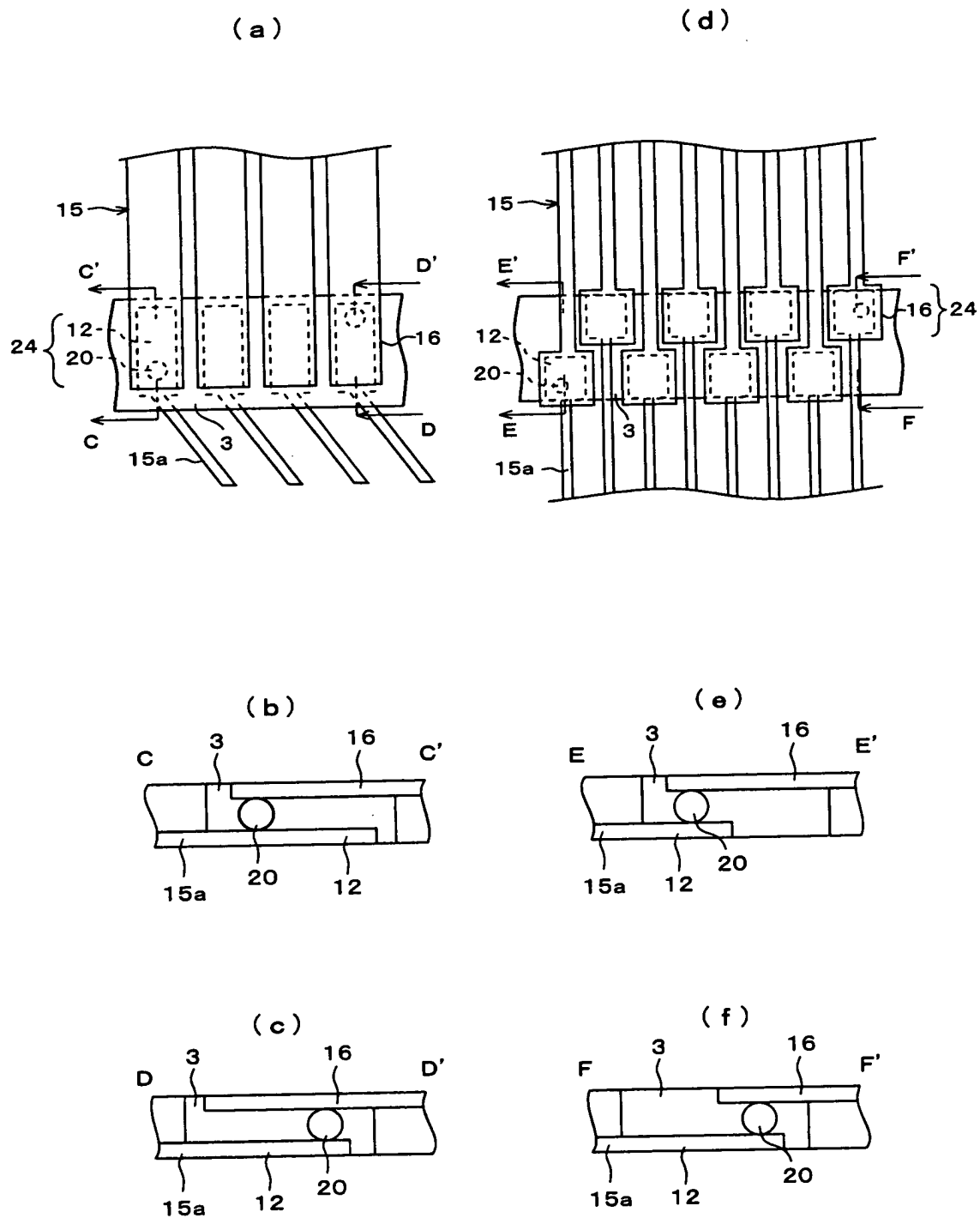
5 5 M I M (ス イ ッ チ ン グ 素 子)

【書類名】 図面

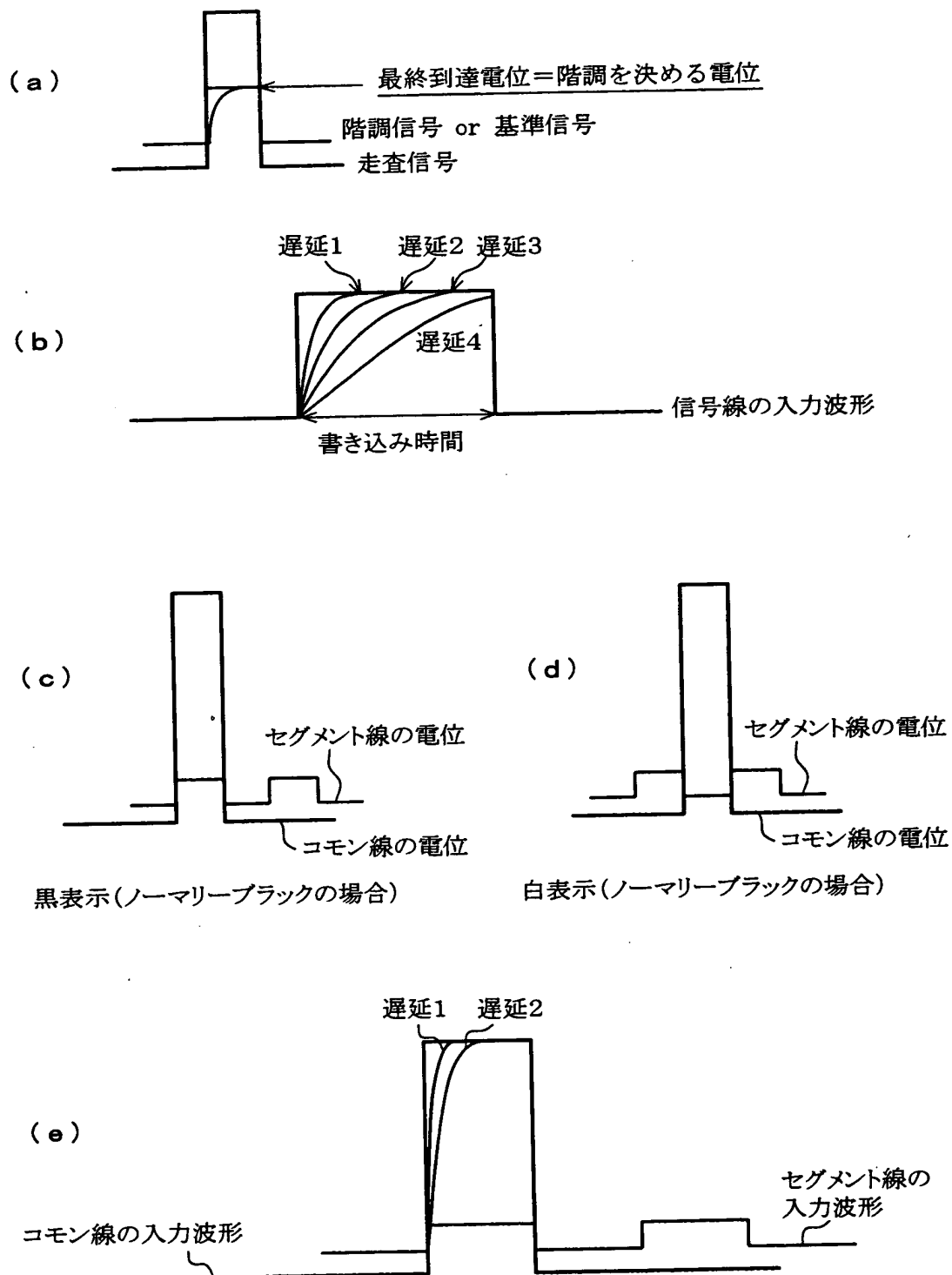
【図 1】



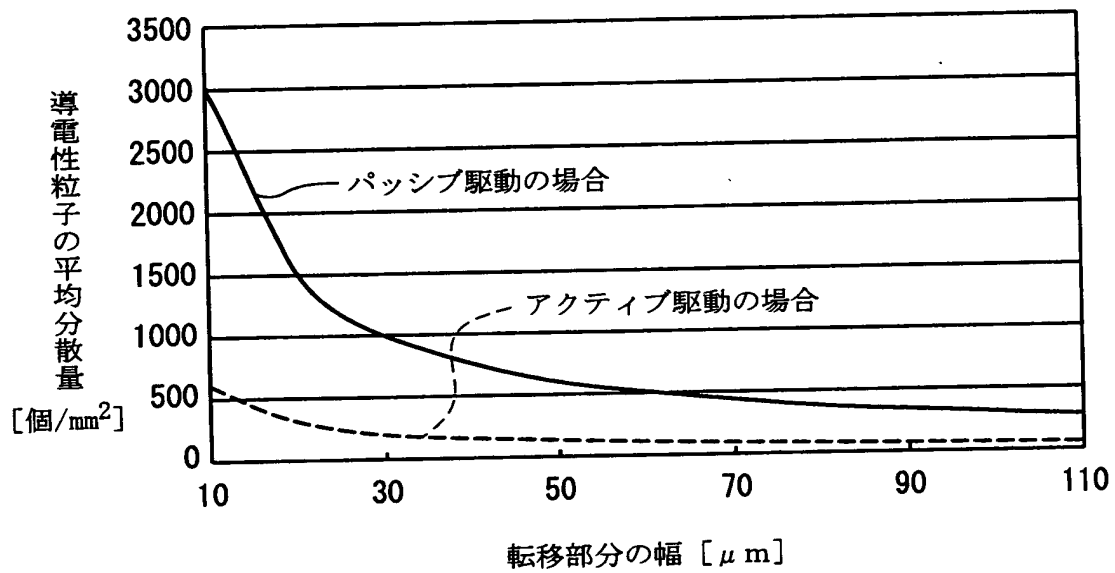
【図 2】



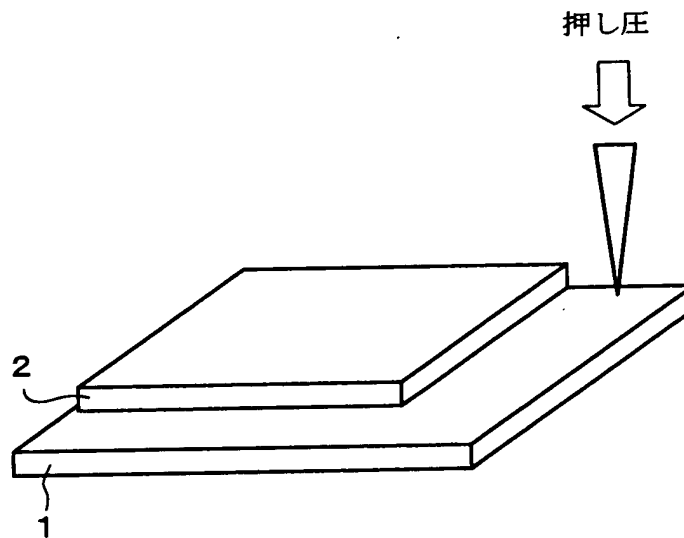
【図 3】



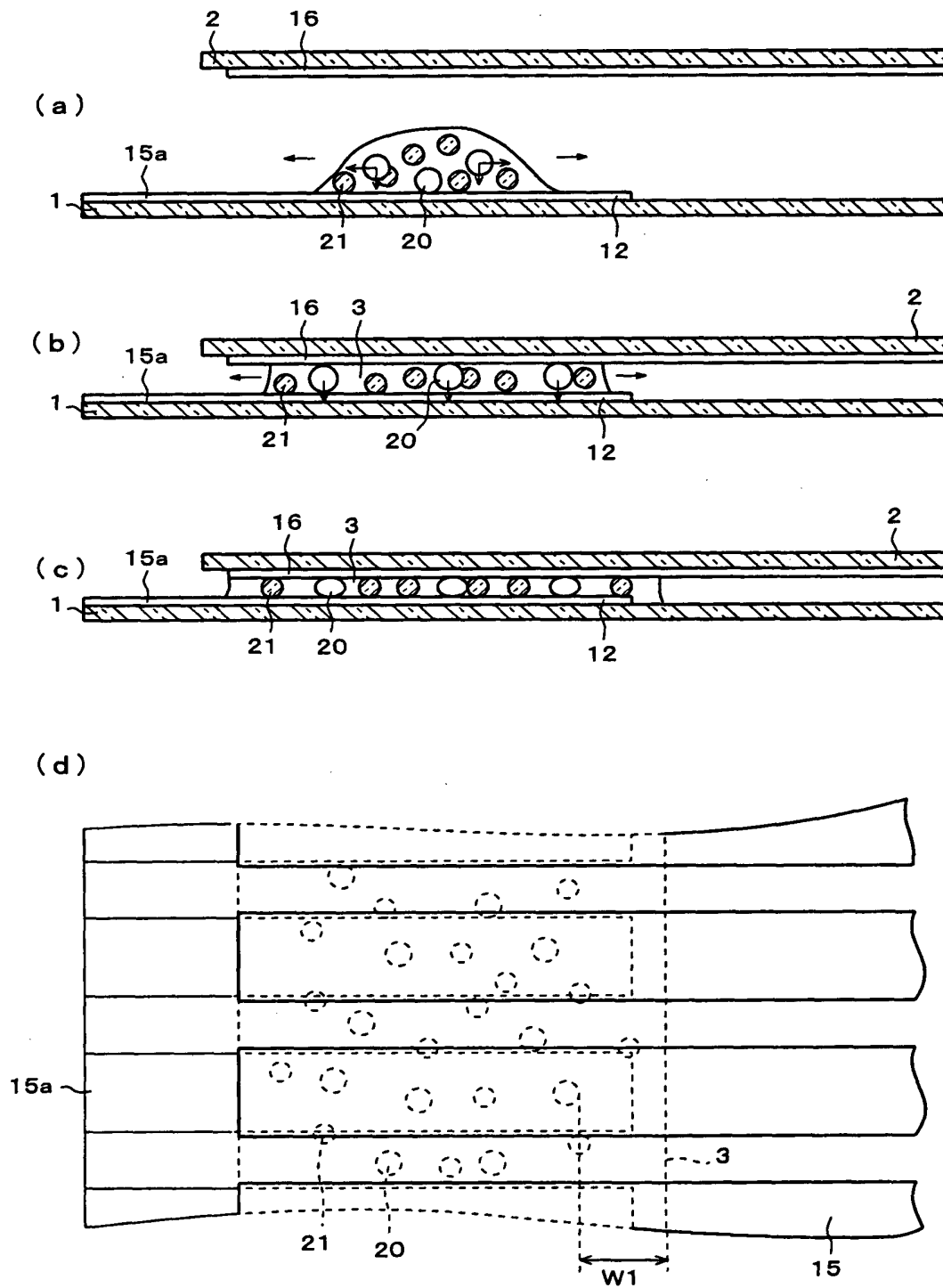
【図 4】



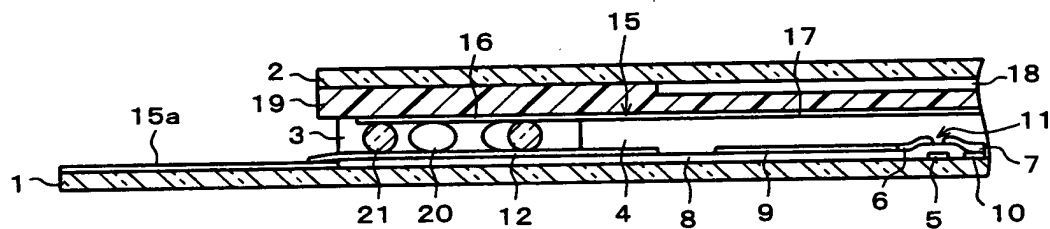
【図 5】



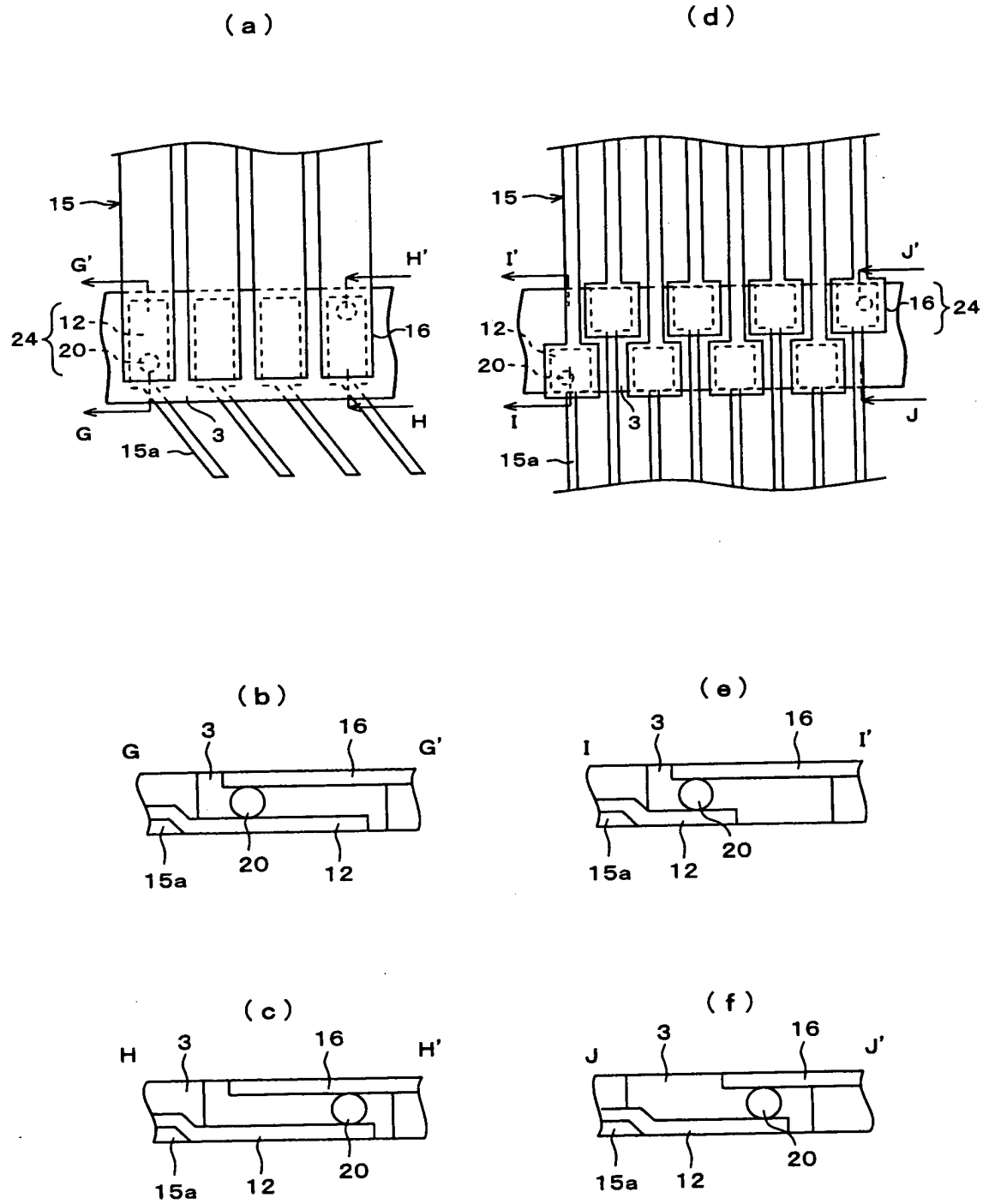
【図6】



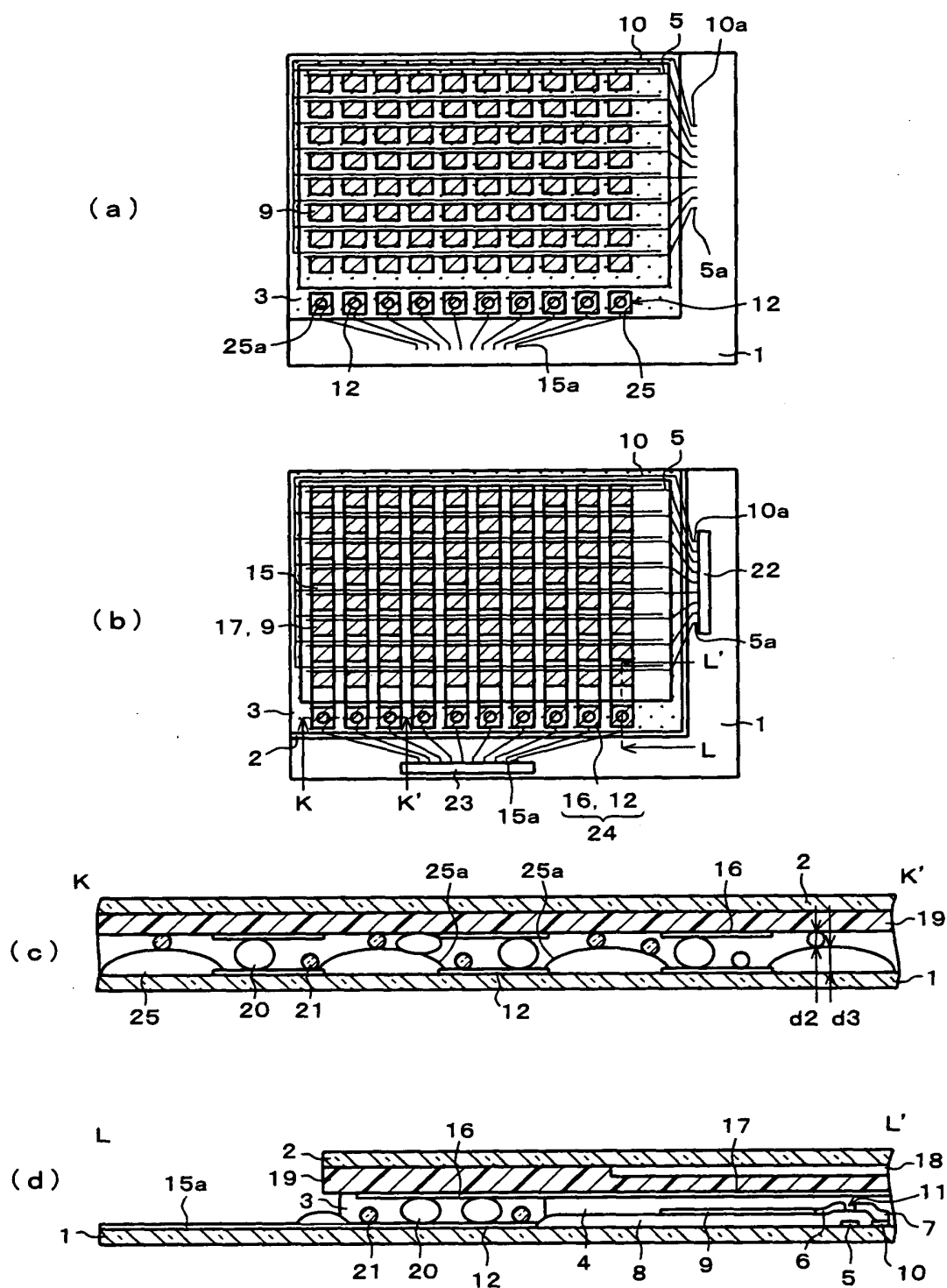
【図 7】



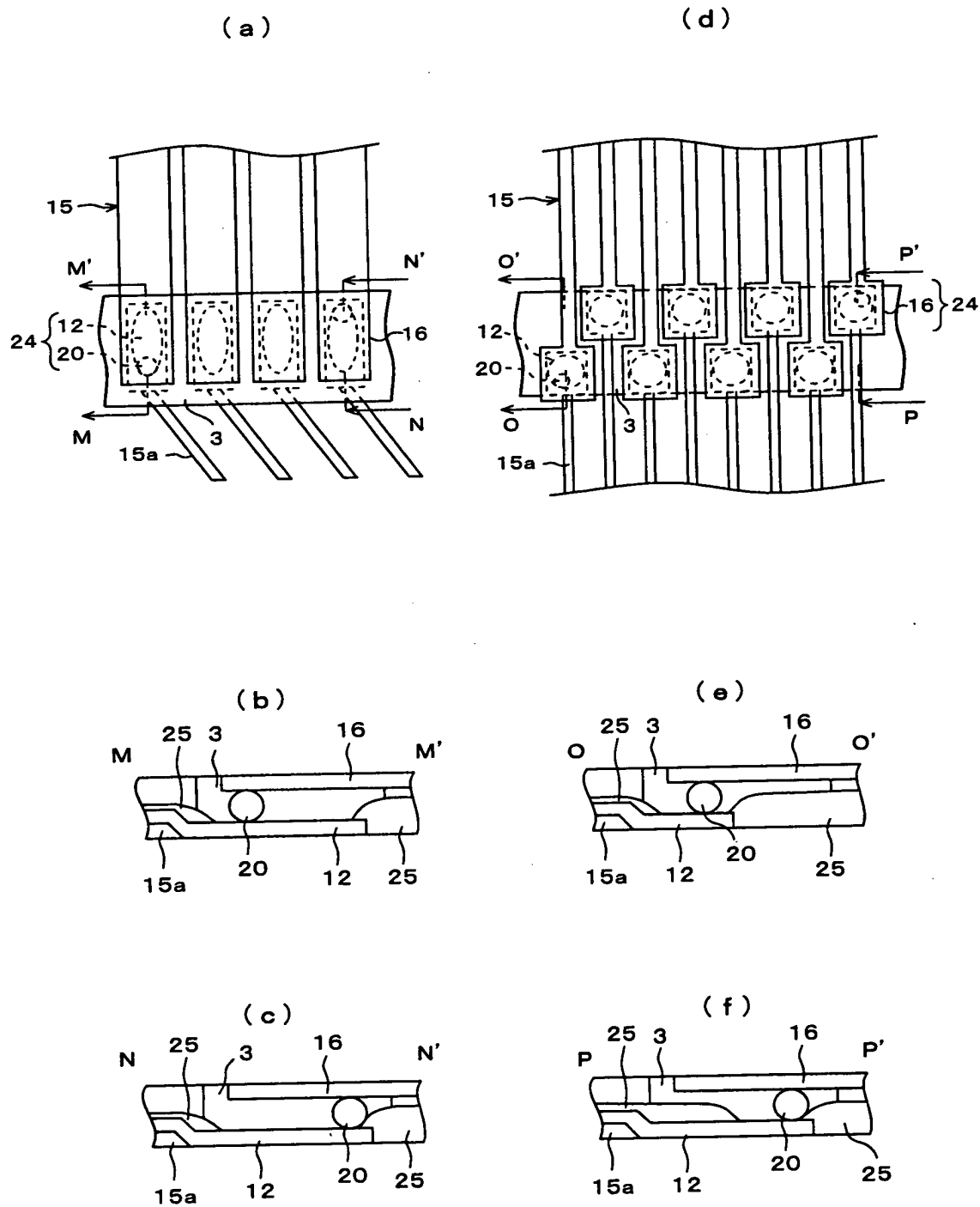
【図 8】



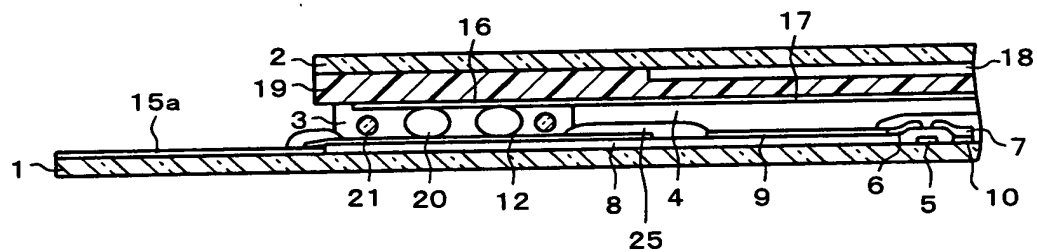
【図 9】



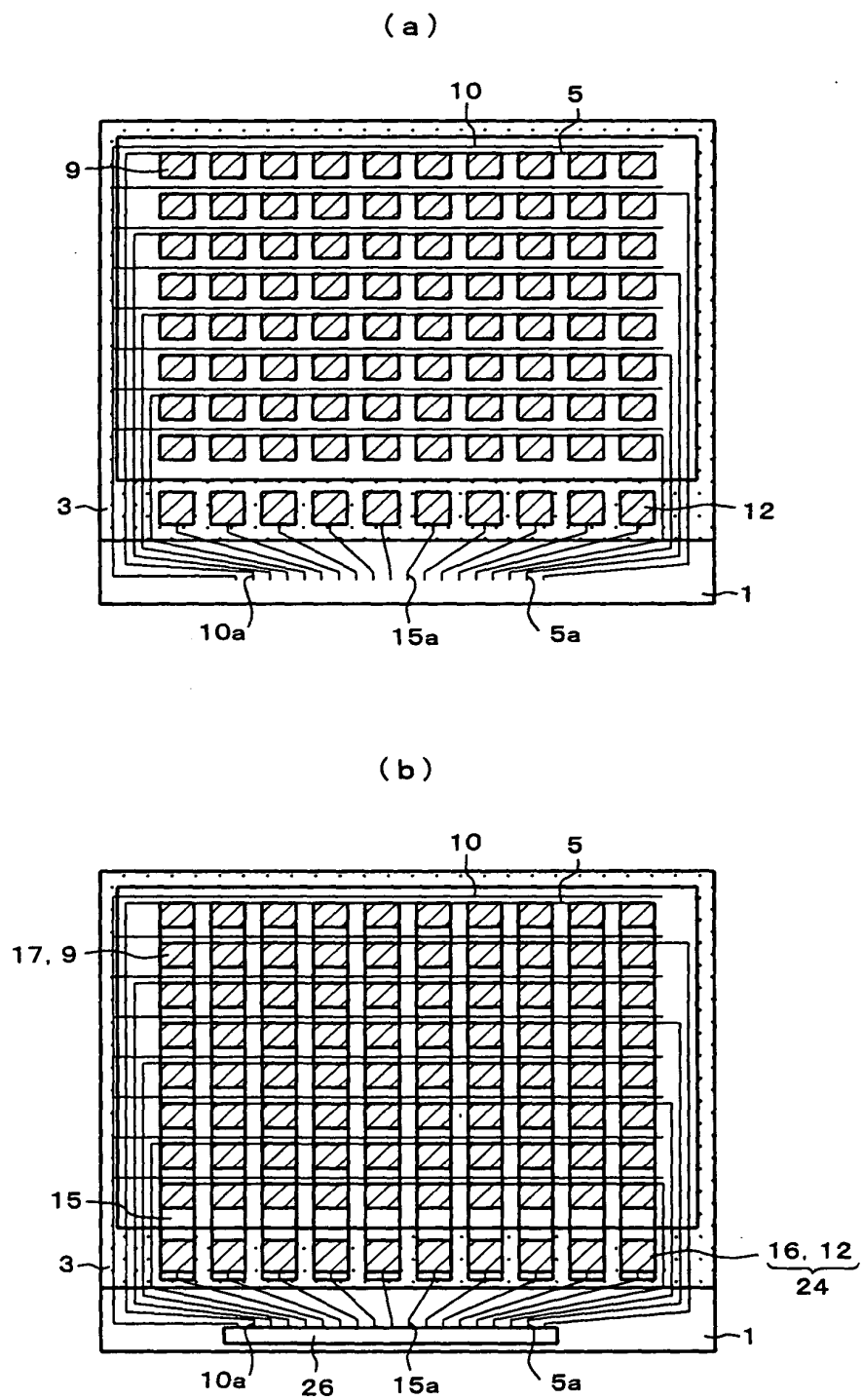
【図 10】



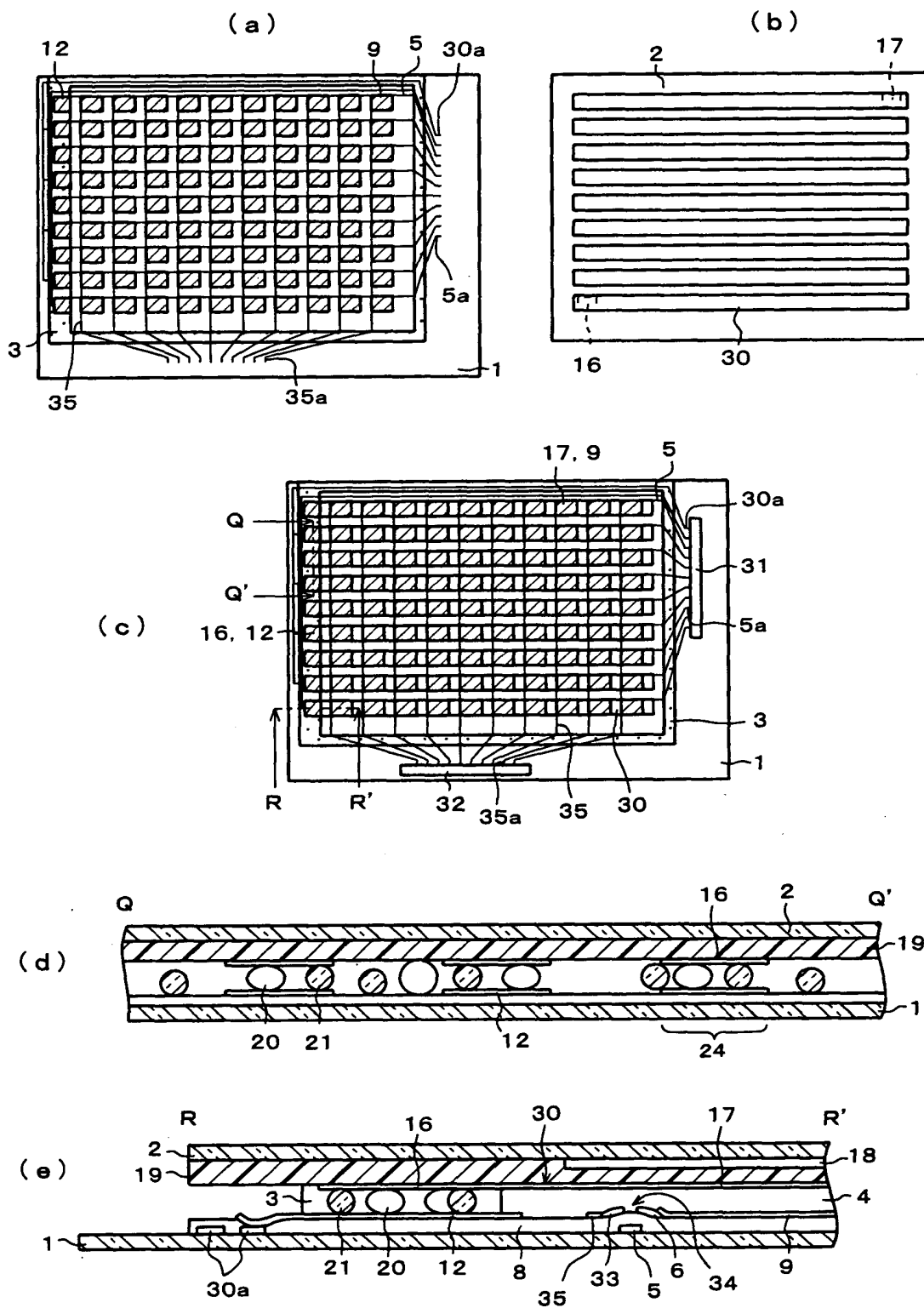
【図 1 1】



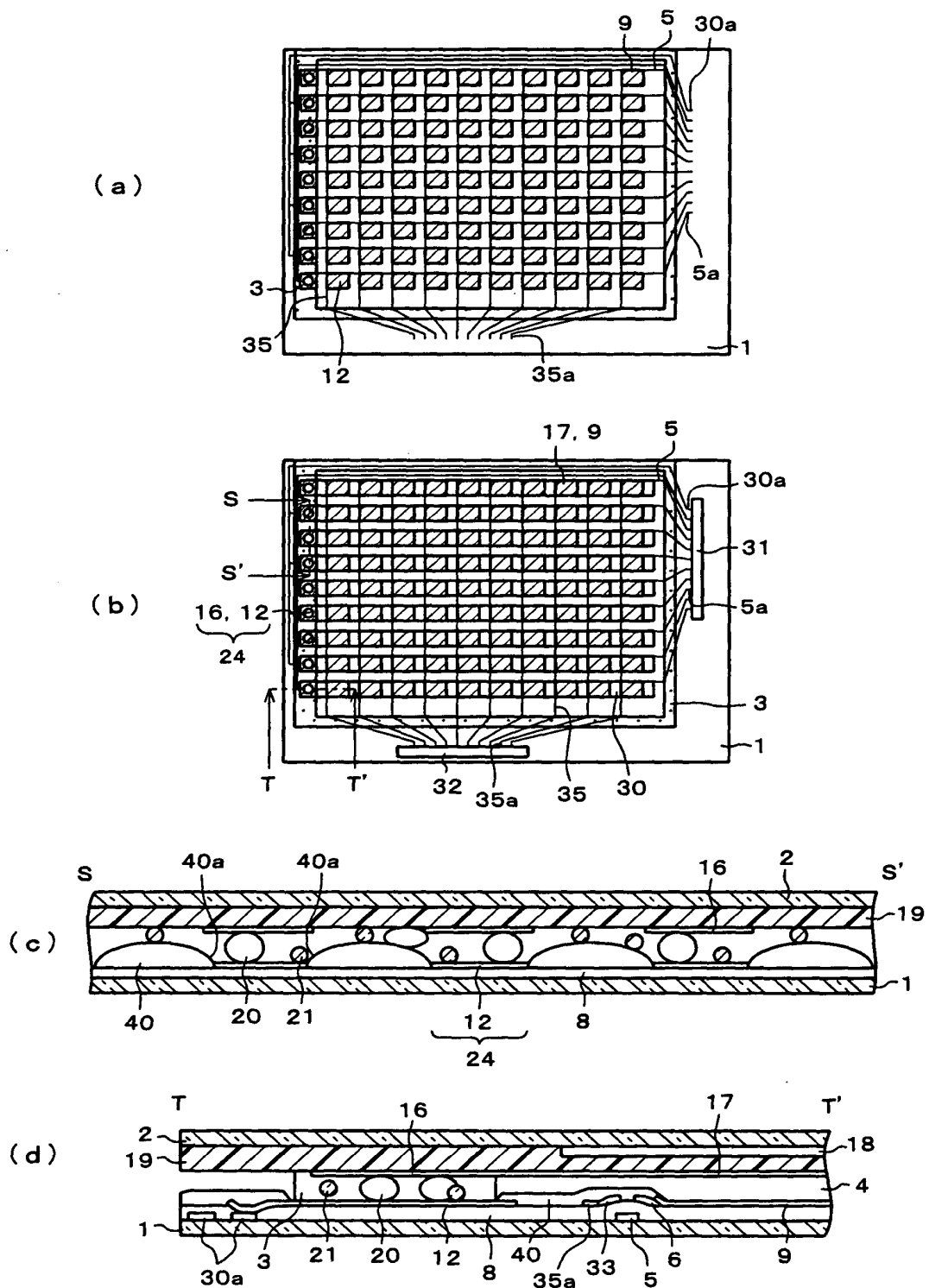
【図 12】



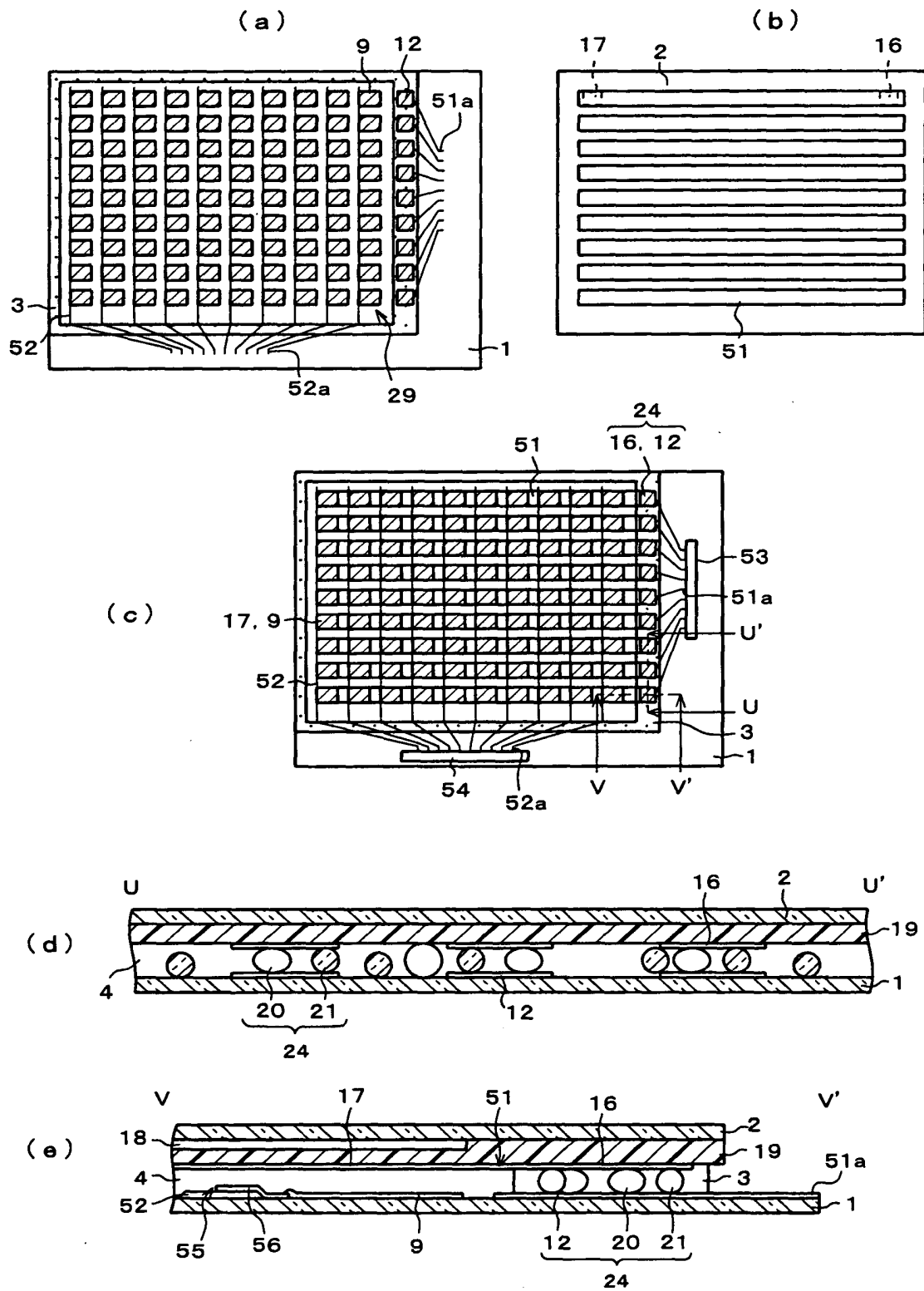
【图 13】



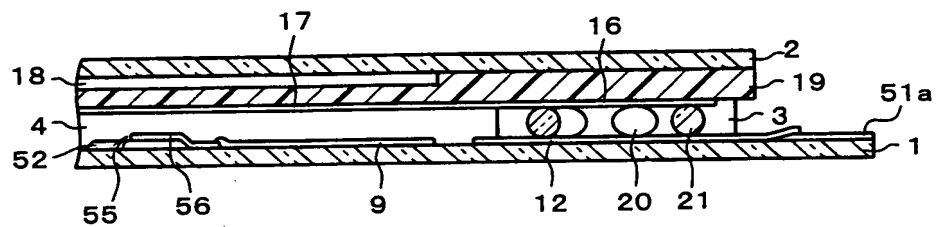
【図 14】



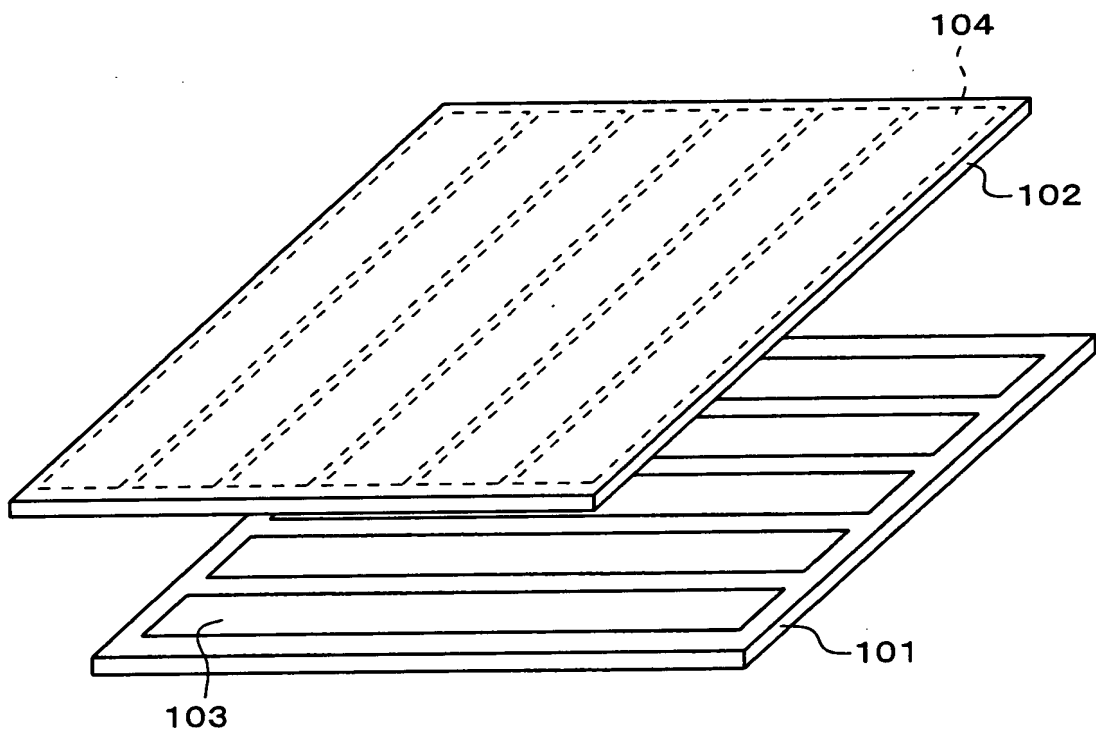
【図15】



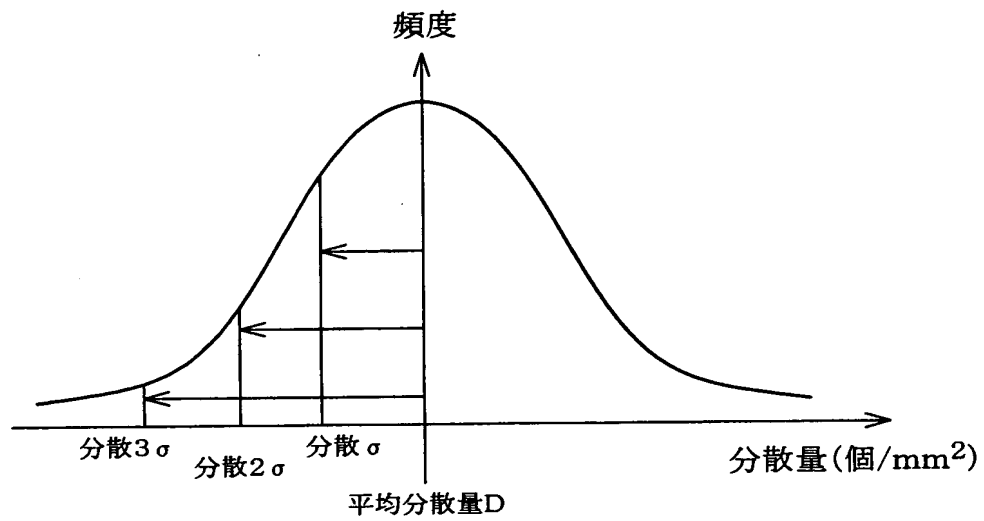
【図 1 6】



【図 1 7】

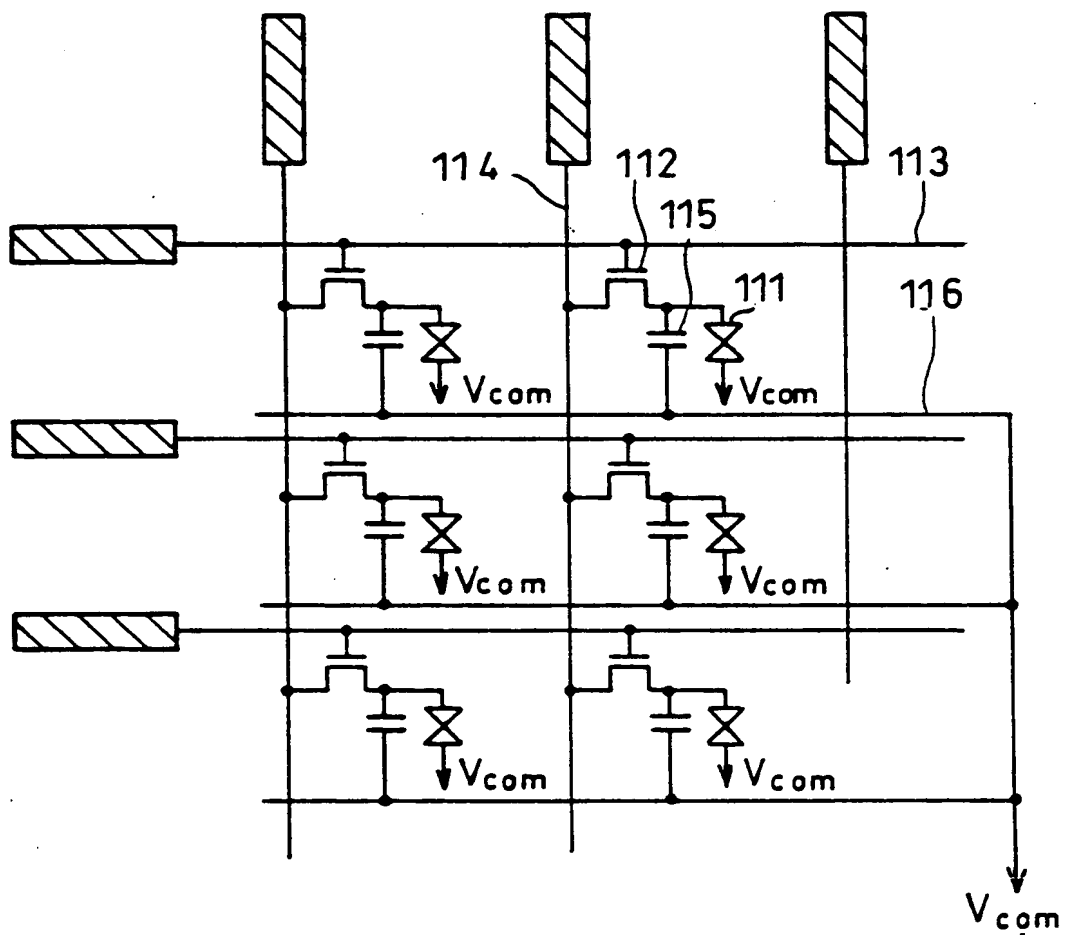


【図18】

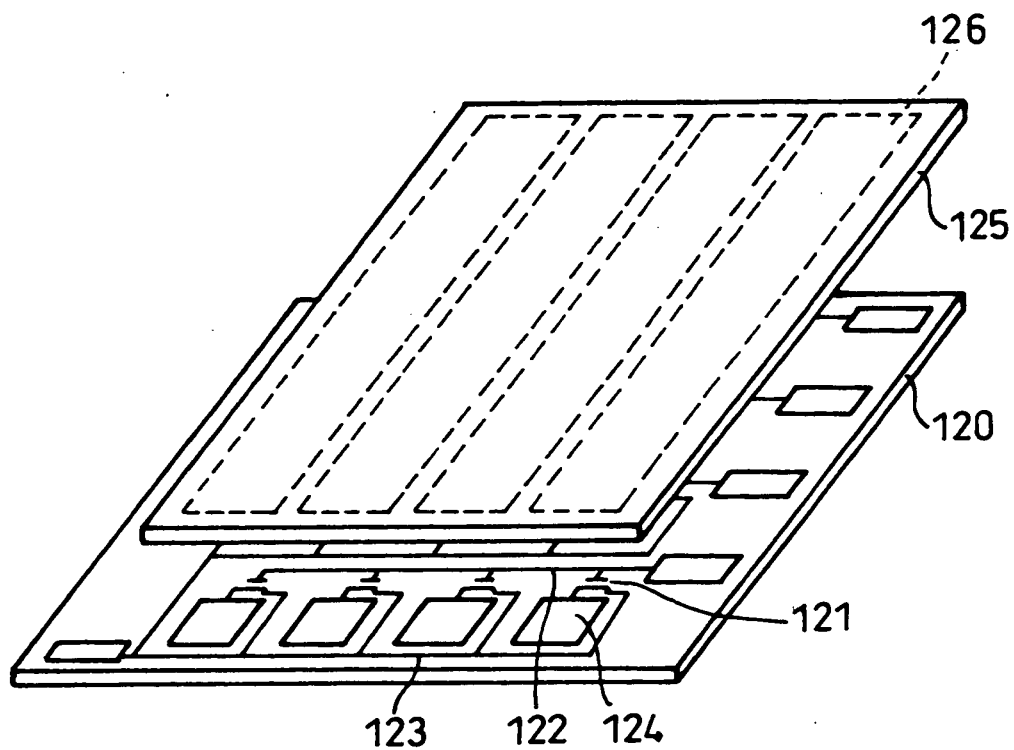


散布された導電性粒子の正規分布

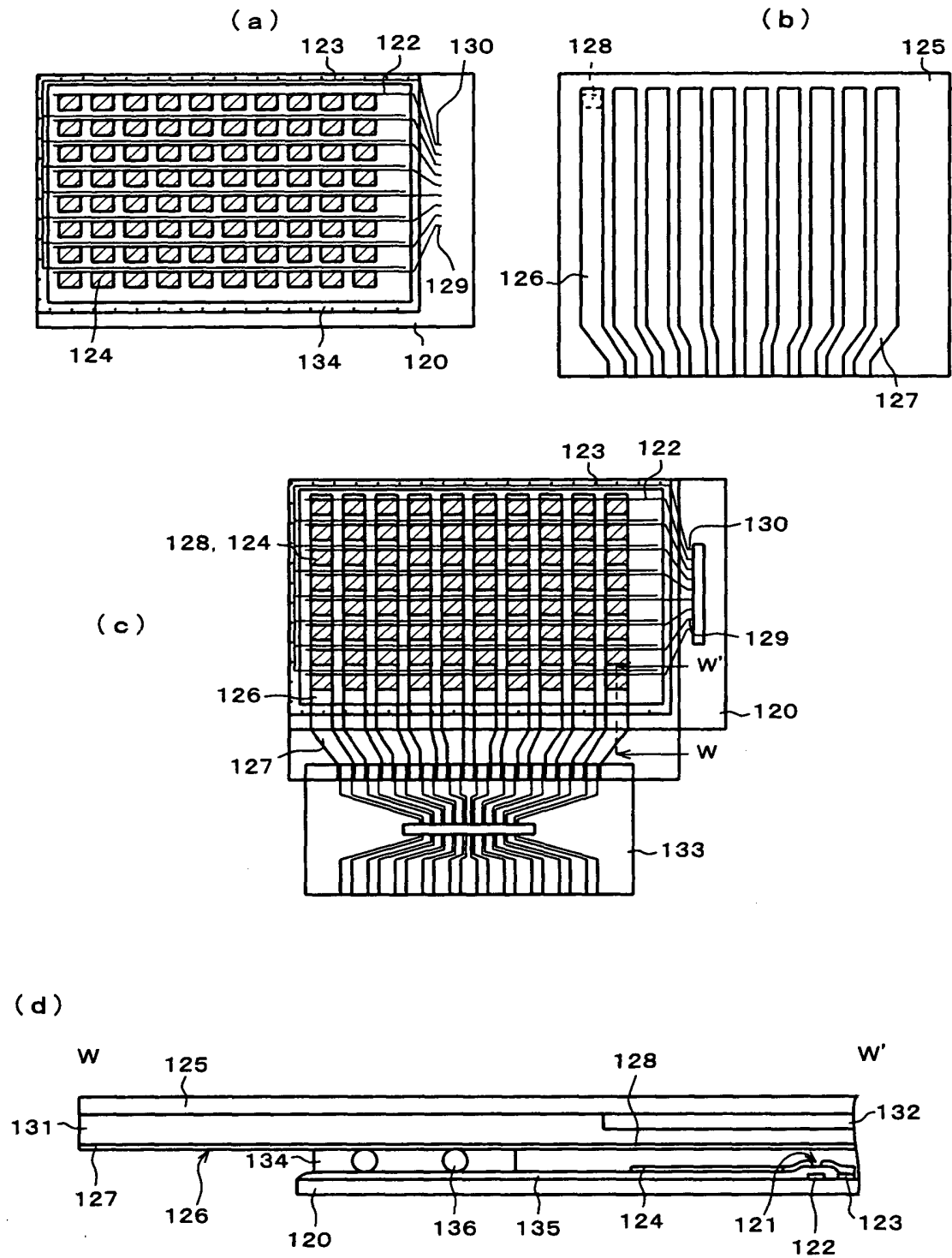
【図19】



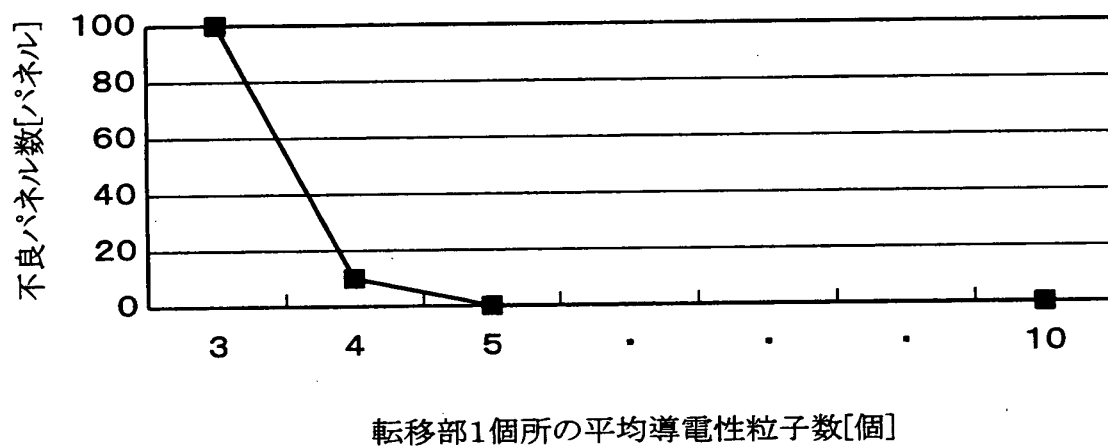
【図 2 0】



【図 21】



【図 2 2】



【書類名】 要約書

【要約】

【課題】 断線による接続不良を招来することなく、狭額縁化および実装形態のコンパクト化を図ることができる液晶表示装置を提供する。

【解決手段】 液晶表示装置は、ガラス基板 1 と対向基板 2 との間に液晶層 4 を有し、ガラス基板 1 上には T F T 1 1 および T F T 1 1 を制御する走査線 5 が配されている。対向基板 2 上には、液晶層 4 に電圧を印加する対向電極 1 7 に接続された階調信号線 1 5 が走査線 5 と対向して配されている。上記両基板 1 ・ 2 間における表示領域 2 9 の外側領域には液晶層 4 を構成する液晶を封入するためのシール部 3 が設けられている。シール部 3 は導電性粒子 2 0 を有し、導電性粒子 2 0 を介して階調信号線 1 5 に接続された上層コンタクトパッド 1 6 とガラス基板 1 上の下層コンタクトパッド 1 2 とは導通接続されている。

【選択図】 図 1

出 願 人 履 歴 情 報

識別番号 [000005049]

1. 変更年月日	1990年 8月29日
[変更理由]	新規登録
住 所	大阪府大阪市阿倍野区長池町22番22号
氏 名	シャープ株式会社